

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КР587

Общие данные

Микросхемы интегральные серии КР587 предназначены для применения в радиоэлектронной аппаратуре.

Состав серии КР587

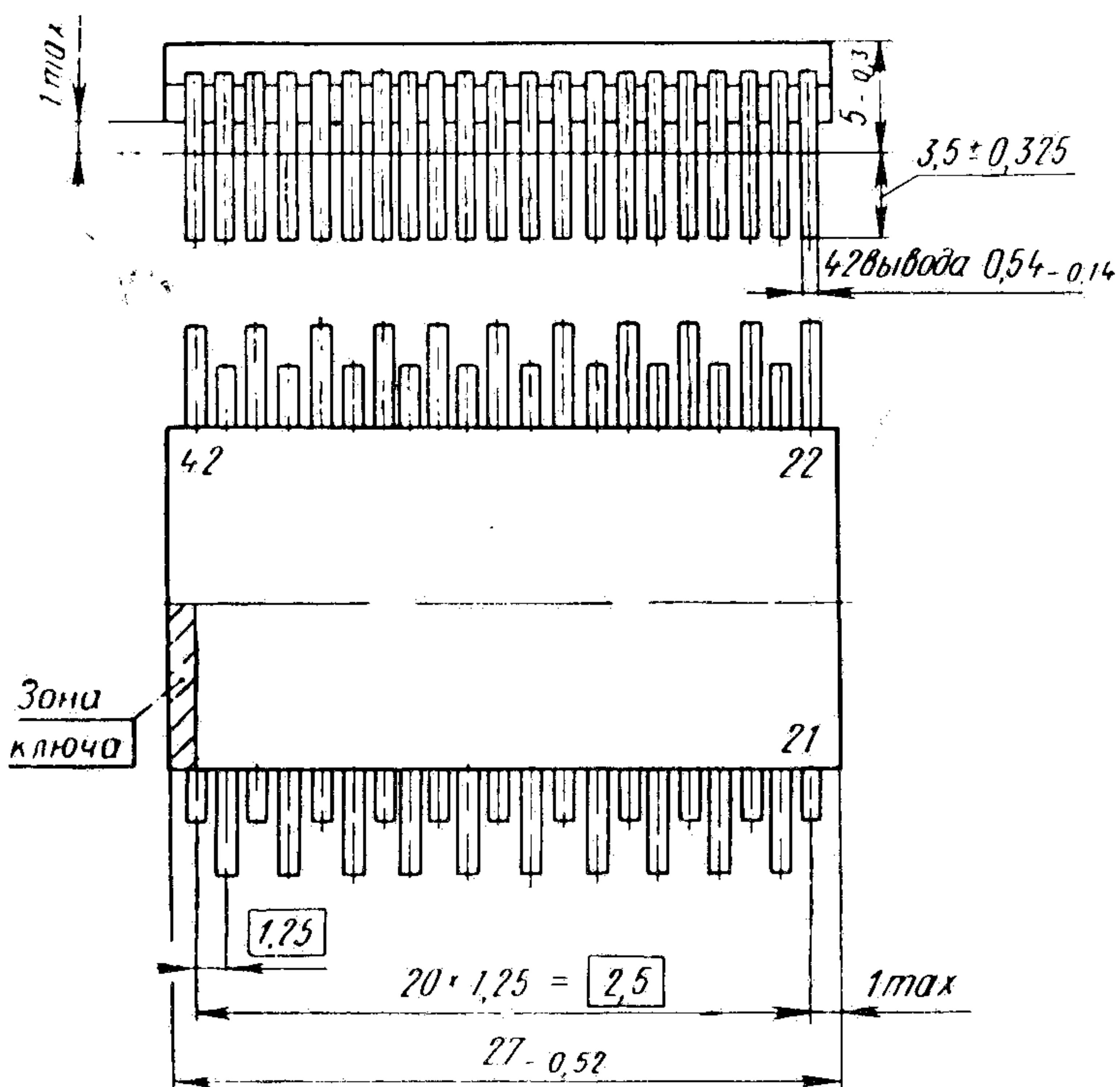
Сокращенное обозначение вида микросхемы	Функциональное назначение	Обозначение документа на поставку
КР587ИК1	БИС обмена информации	бК0.348.569-01 ТУ
КР587ИК2	Арифметическое устройство	бК0.348.569-02 ТУ
КР587ИК3	Арифметический расширитель	бК0.348.569-03 ТУ
КР587РП1	Управляющая память на основе программируемой логической матрицы	бК0.348.569-04 ТУ

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КР587

Общие данные

Микросхемы выполнены в прямоугольном корпусе 2204.42-1.

ГАБАРИТНЫЙ ЧЕРТЕЖ



Масса не более 3,5 г

Смещение осей выводов от номинального расположения $\pm 0,1$ мм (допуск зависитый). Нумерация выводов показана условно.

ВНЕШНИЕ ВОЗДЕЙСТВУЮЩИЕ ФАКТОРЫ

Синусоидальная вибрация:

диапазон частот, Гц	1—2000
амплитуда ускорения, м/с ² (g)	200 (20)

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КР587

Общие данные

Механический удар одиночного действия:

пиковое ударное ускорение, м/с ² (g)	1500 (150)
длительность действия ударного ускорения, мс	0,1—2,0
Механический удар многократного действия:	
пиковое ударное ускорение, м/с ² (g)	1500 (150)
длительность действия ударного ускорения, мс	1—5
Линейное ускорение, м/с ² (g)	5000 (500)
Пониженная рабочая температура среды, °С . . .	минус 45
Повышенная рабочая температура среды, °С . . .	70
Изменения температуры среды, °С	от минус 60 до +70

НАДЕЖНОСТЬ

Минимальная наработка*, ч	50 000
Срок сохраняемости*, лет	15

УКАЗАНИЯ ПО ПРИМЕНЕНИЮ И ЭКСПЛУАТАЦИИ

Микросхемы следует применять и эксплуатировать в соответствии с ГОСТ 18725—83 и требованиями, изложенными ниже.

Допустимое значение статического потенциала 100 В.

Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки и паяльником.

Установку микросхем на плату производить с зазором, который обеспечивается конструкцией выводов.

Микросхемы после демонтажа использовать запрещается.

Микросхемы поставляются с неформованными выводами.

Потребитель перед установкой микросхем в аппаратуру производит формовку в соответствии с габаритным чертежом.

ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ И РЕЖИМОВ ЭКСПЛУАТАЦИИ

Максимальное напряжение питания, В	9,9
Входное напряжение, В:	
максимальное	9,9
минимальное	0

* В условиях и режимах, допускаемых ОТУ или ТУ.

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КР587

Общие данные

Входное напряжение низкого уровня, В:

максимальное	1,6
минимальное	0

Входное напряжение высокого уровня, В:

максимальное	9,9
минимальное	$U_{\text{пп}} - 2,5$

Максимальный выходной ток, мА

2

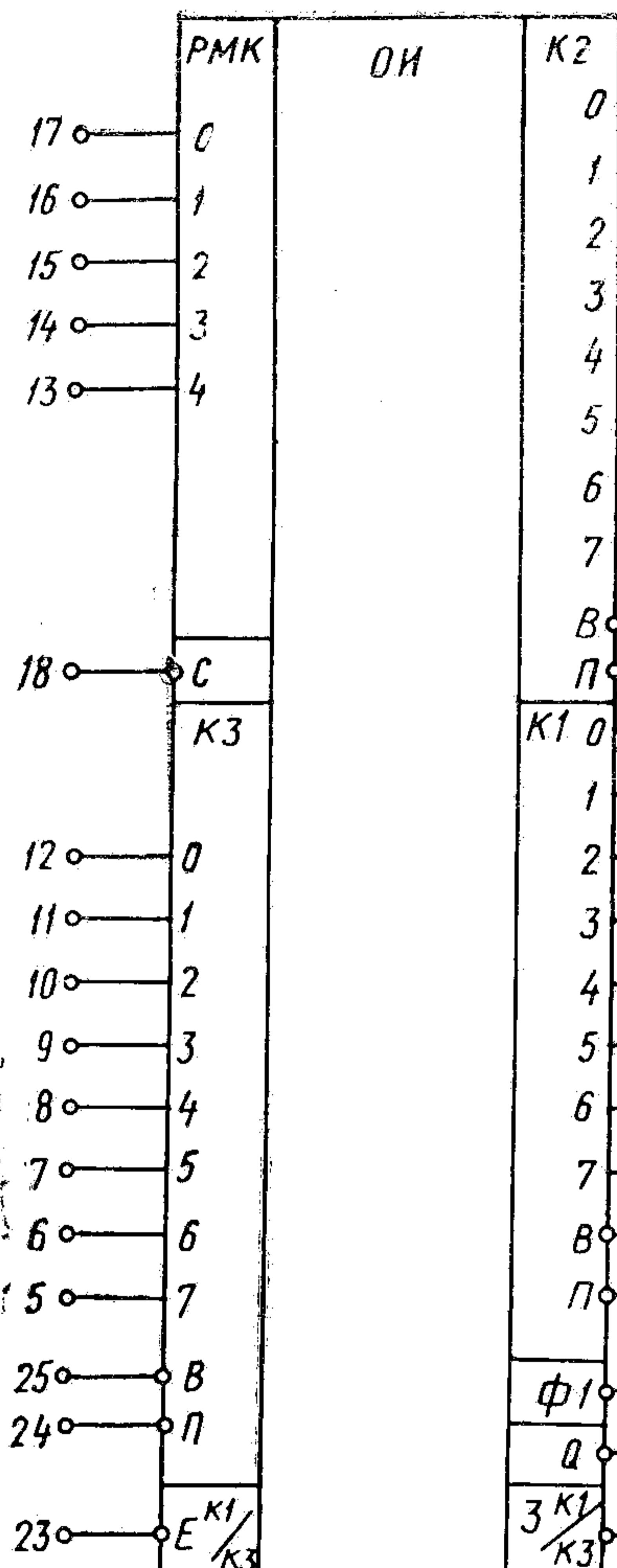
Максимальное время перехода при включении (выключения) входного сигнала, мкс

5

Максимальная емкость нагрузки, пФ

50

ФУНКЦИОНАЛЬНАЯ СХЕМА



- 1 — вход/выход четвертого разряда информационного канала К2
- 2 — вход/выход пятого разряда информационного канала К2
- 3 — вход/выход шестого разряда информационного канала К2
- 4 — вход/выход седьмого разряда информационного канала К2
- 5 — вход/выход седьмого разряда информационного канала К3
- 6 — вход/выход шестого разряда информационного канала К3
- 7 — вход/выход пятого разряда информационного канала К3
- 8 — вход/выход четвертого разряда информационного канала К3
- 9 — вход/выход третьего разряда информационного канала К3
- 10 — вход/выход второго разряда информационного канала К3
- 11 — вход/выход первого разряда информационного канала К3
- 12 — вход/выход нулевого разряда информационного канала К3
- 13 — вход четвертого разряда регистра микрокоманды
- 14 — вход третьего разряда регистра микрокоманды
- 15 — вход второго разряда регистра микрокоманды
- 16 — вход первого разряда регистра микрокоманды
- 17 — вход нулевого разряда регистра микрокоманды
- 18 — вход для сигнала разрешения приема и выполнения микрокоманды
- 19 — вход/выход для сигнала, свидетельствующего об окончании выполнения операции
- 20 — вход/выход для сигнала, характеризующего результат выполнения отдельных операций
- 21 — общий
- 22 — выход для сигнала запроса разрешения выдачи информации в канал К1 или К3
- 23 — вход для сигнала разрешения выдачи информации в канал К1 или К3

24 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_3
 25 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_3
 26 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_2
 27 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_2
 28 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_1
 29 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_1
 30 — вход/выход нулевого разряда информационного канала K_1

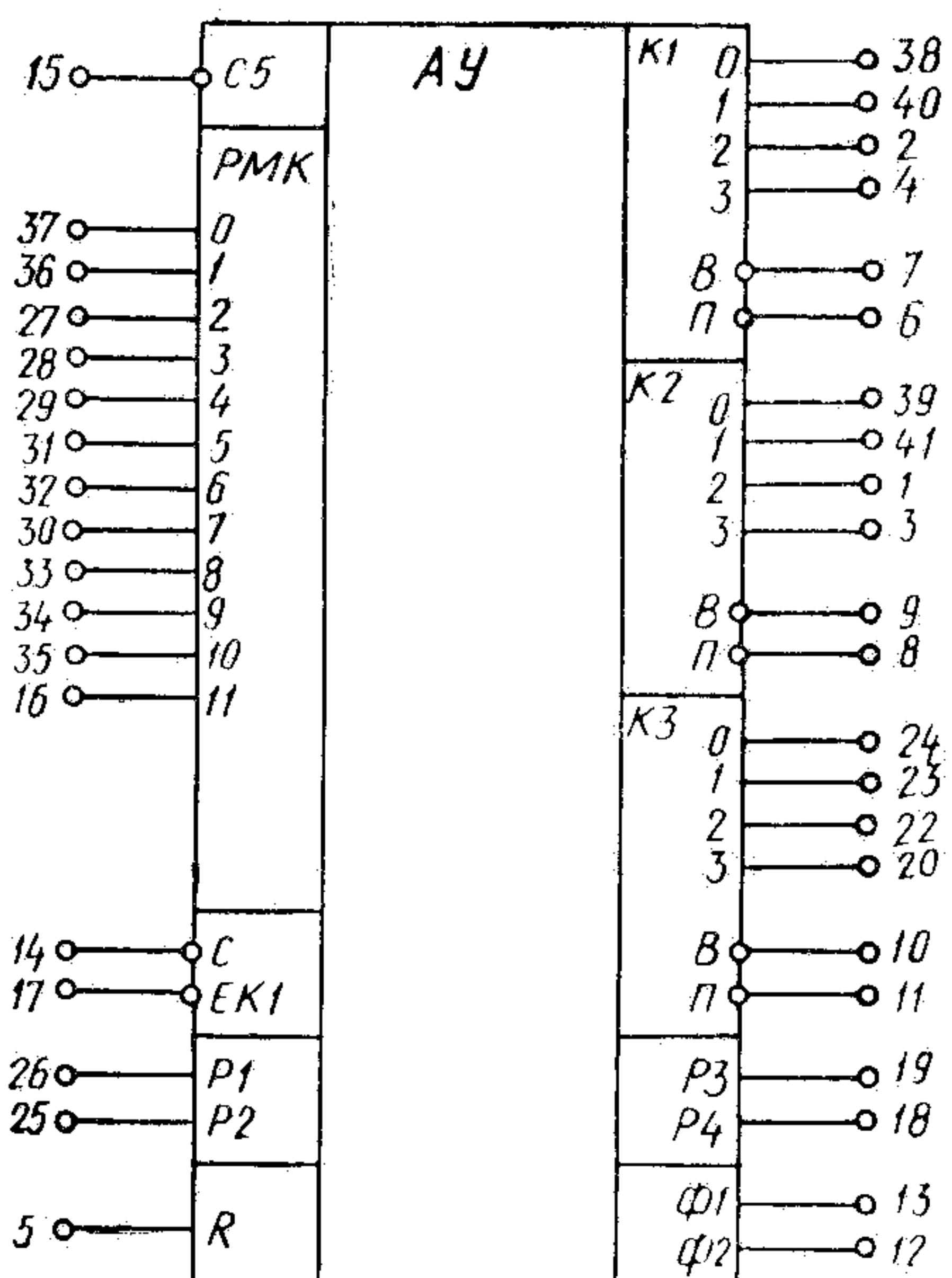
31 — вход/выход первого разряда информационного канала K_1
 32 — вход/выход второго разряда информационного канала K_1
 33 — вход/выход третьего разряда информационного канала K_1
 34 — вход/выход четвертого разряда информационного канала K_1
 35 — вход/выход пятого разряда информационного канала K_1
 36 — вход/выход шестого разряда информационного канала K_1
 37 — вход/выход седьмого разряда информационного канала K_1
 38 — вход/выход нулевого разряда информационного канала K_2
 39 — вход/выход первого разряда информационного канала K_2
 40 — вход/выход второго разряда информационного канала K_2
 41 — вход/выход третьего разряда информационного канала K_2
 42 — 9 В

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $5 \pm 10^\circ\text{C}$)

Напряжение питания, В	$9 \pm 10\%$
Ток потребления, мА, не более	0,6
Ток утечки на входе, мкА, не более	1
Выходное напряжение низкого уровня, В, не более	0,5
Выходное напряжение высокого уровня, В, не менее	7,6
Время выполнения операции, мкс, не более	1,5
Время выполнения коммутации, мкс, не более	1,5

ФУНКЦИОНАЛЬНАЯ СХЕМА



- 1 — вход/выход второго разряда информационного канала K_2
- 2 — вход/выход второго разряда информационного канала K_1
- 3 — вход/выход третьего разряда информационного канала K_2
- 4 — вход/выход третьего разряда информационного канала K_1
- 5 — вход для сигнала установки устройства в исходное состояние
- 6 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_1
- 7 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_1
- 8 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_2
- 9 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_2
- 10 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_3
- 11 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_3
- 12 — вход/выход для сигнала синхронизации
- 13 — вход/выход для сигнала, свидетельствующего об окончании выполнения операции
- 14 — вход для сигнала разрешения приема и выполнения микрокоманды
- 15 — вход для сигнала, кодирующего признак старшего модуля в группе совместно работающих интегральных схем
- 16 — вход одиннадцатого разряда регистра микрокоманды
- 17 — вход для сигнала разрешения работы по первому информационному каналу

- 18 — вход/выход сигнала, кодирующего состояние по цепи переноса старшего разряда
 19 — выход для сигнала, кодирующего состояния цепи переноса из старшего разряда
 20 — вход/выход третьего разряда информационного канала K_3
 21 — общий
 22 — вход/выход второго разряда информационного канала K_3
 23 — вход/выход первого разряда информационного канала K_3
 24 — вход/выход нулевого разряда информационного канала K_3
 25 — вход/выход для сигнала, кодирующего состояния цепи переноса младшего разряда
 26 — вход для сигнала, кодирующего состояния цепи переноса в младший разряд
 27 — вход второго разряда регистра микрокоманд
 28 — вход третьего разряда регистра микрокоманд
 29 — вход четвертого разряда регистра микрокоманд

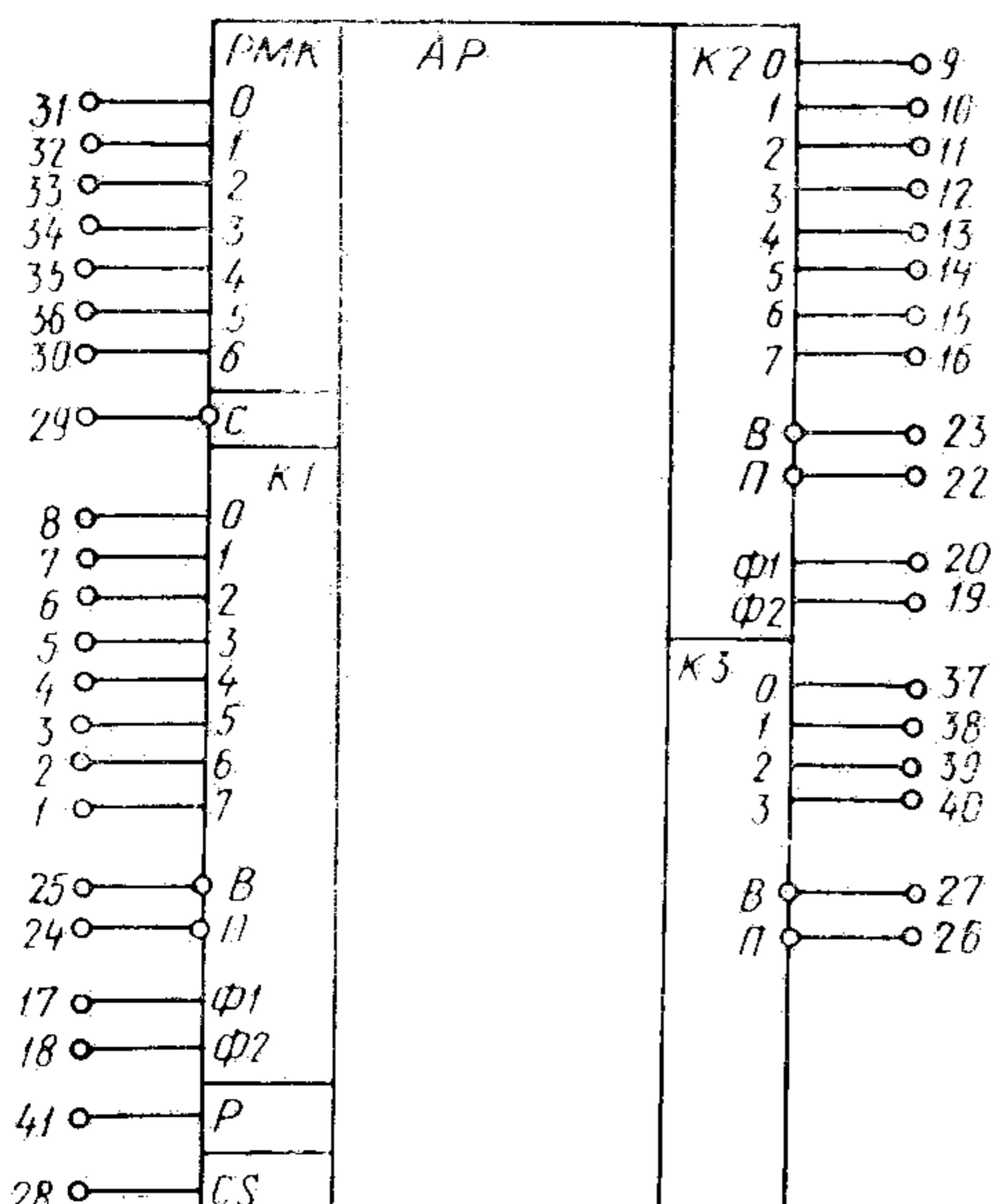
- 30 — вход седьмого разряда регистра микрокоманд
 31 — вход пятого разряда регистра микрокоманд
 32 — вход шестого разряда регистра микрокоманд
 33 — вход восьмого разряда регистра микрокоманд
 34 — вход девятого разряда регистра микрокоманд
 35 — вход десятого разряда регистра микрокоманд
 36 — вход первого разряда регистра микрокоманд
 37 — вход нулевого разряда регистра микрокоманд
 38 — вход/выход нулевого разряда информационного канала K_1
 39 — вход/выход нулевого разряда информационного канала K_2
 40 — вход/выход первого разряда информационного канала K_1
 41 — вход/выход первого разряда информационного канала K_2
 42 — 9 В

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 10^\circ\text{C}$)

Напряжение питания, В	$9 \pm 10\%$
Ток потребления, мА, не более	0,7
Ток утечки на входе, мкА, не более	0,5
Выходное напряжение низкого уровня по выводам, В, не более:	
13	0,5
6—11	0,5
Выходное напряжение низкого уровня по цепям информационных каналов K_1 , K_2 , K_3 , В, не более . . .	0,5
Выходное напряжение высокого уровня по выводу 12, В, не менее	7,4
Выходное напряжение высокого уровня по цепям каналов K_1 , K_2 , В, не менее	7,6
Время задержки по выводам, мкс, не более:	
13	2,5
6, 8, 11	1,5
7, 9, 10	4,0

ФУНКЦИОНАЛЬНАЯ СХЕМА



- 1 — вход/выход седьмого разряда информационного канала K_1
- 2 — вход/выход шестого разряда информационного канала K_1
- 3 — вход/выход пятого разряда информационного канала K_1
- 4 — вход/выход четвертого разряда информационного канала K_1
- 5 — вход/выход третьего разряда информационного канала K_1
- 6 — вход/выход второго разряда информационного канала K_1
- 7 — вход/выход первого разряда информационного канала K_1
- 8 — вход/выход нулевого разряда информационного канала K_1
- 9 — вход/выход нулевого разряда информационного канала K_2
- 10 — вход/выход первого разряда информационного канала K_2
- 11 — вход/выход второго разряда информационного канала K_2
- 12 — вход/выход третьего разряда информационного канала K_2
- 13 — вход/выход четвертого разряда информационного канала K_2
- 14 — вход/выход пятого разряда информационного канала K_2
- 15 — вход/выход шестого разряда информационного канала K_2
- 16 — вход/выход седьмого разряда информационного канала K_2
- 17 — вход/выход для сигнала, свидетельствующего об окончании выполнения операции по каналу K_1
- 18 — вход/выход для сигнала синхронизации по каналу K_1
- 19 — вход/выход для сигнала синхронизации по каналу K_2
- 20 — вход/выход для сигнала, свидетельствующего об окончании выполнения операции по каналу K_2
- 21 — общий
- 22 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_2

- 23 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_2
 24 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_1
 25 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_1
 26 — вход/выход для сигнала, свидетельствующего об окончании приема информации по каналу K_3
 27 — вход/выход для сигнала, сопровождающего выдаваемую информацию по каналу K_3
 28 — вход для сигнала, модирующего признак старшего модуля в группе совместно работающих интегральных микросхем
 29 — вход для сигнала разрешения приема и выполнения микрокоманды
 30 — вход шестого разряда регистра микрокоманды

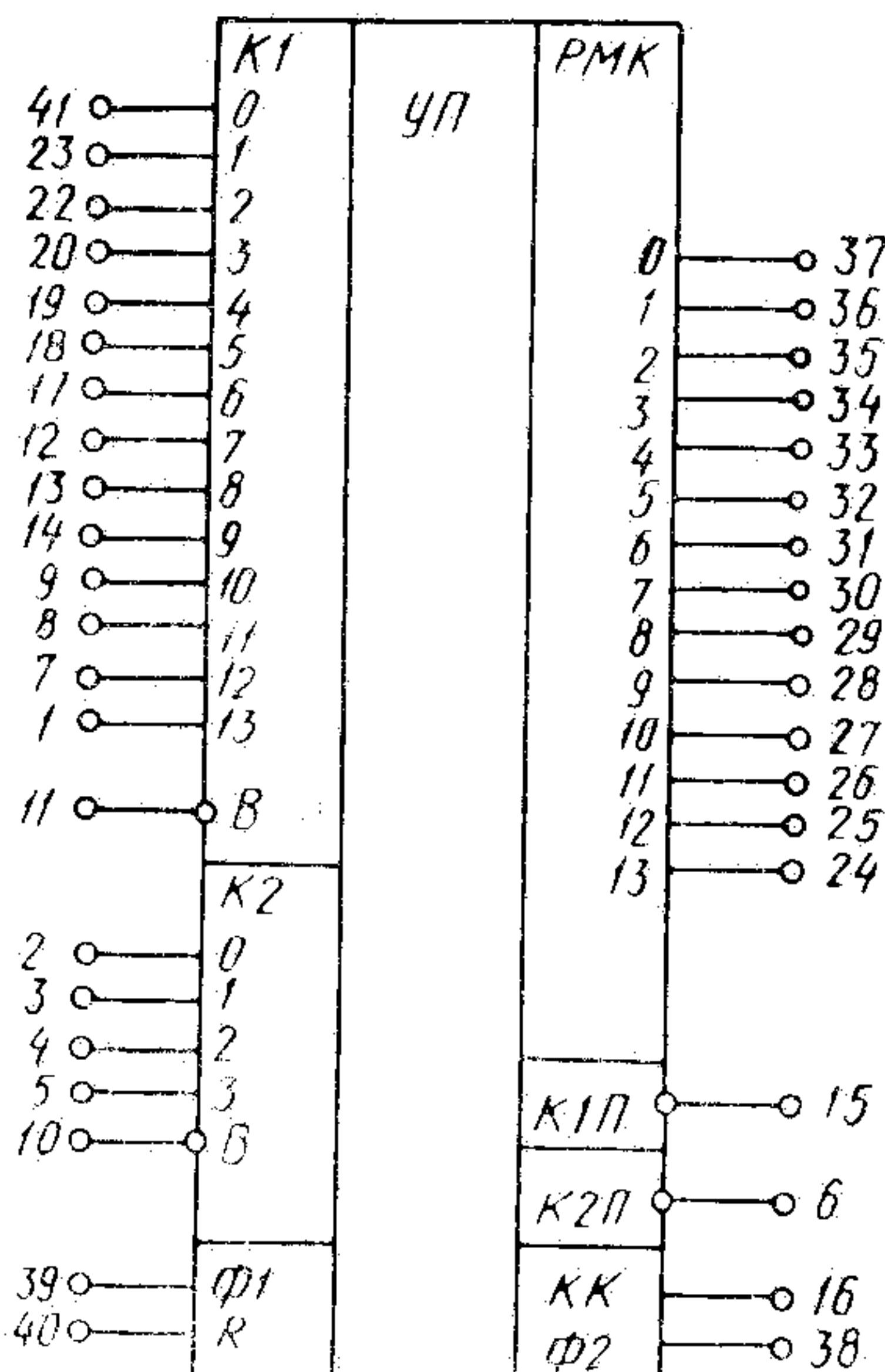
- 31 — вход нулевого разряда регистра микрокоманды
 32 — вход первого разряда регистра микрокоманды
 33 — вход второго разряда регистра микрокоманды
 34 — вход третьего разряда регистра микрокоманды
 35 — вход четвертого разряда регистра микрокоманды
 36 — вход пятого разряда регистра микрокоманды
 37 — вход/выход нулевого разряда регистра информационного канала K_3
 38 — вход/выход первого разряда информационного канала K_3
 39 — вход/выход второго разряда информационного канала K_3
 40 — вход/выход третьего разряда информационного канала K_3
 41 — вход/выход для сигнала цепи переноса
 42 — 9 В

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 10^\circ\text{C}$)

Напряжение питания, В	$9 \pm 10\%$
Ток потребления, мА, не более	4,5
Ток утечки на входе, мкА, не более	0,7
Выходное напряжение низкого уровня, В, не более	0,5
Выходное напряжение высокого уровня, В, не менее	7,6
Выходное напряжение низкого уровня при функциональном контроле, В, не более	0,6
Выходное напряжение высокого уровня при функциональном контроле, В, не менее	7
Время выполнения операции, мкс, не более . . .	7

ФУНКЦИОНАЛЬНАЯ СХЕМА



- 1 — вход триадцатого разряда информационного канала K_1
- 2 — вход нулевого разряда информационного канала K_2
- 3 — вход первого разряда информационного канала K_2
- 4 — вход второго разряда информационного канала K_2
- 5 — вход третьего разряда информационного канала K_2
- 6 — выход сигнала, свидетельствующего об окончании приема информации по каналу K_2
- 7 — вход двенадцатого разряда информационного канала K_1
- 8 — вход одиннадцатого разряда информационного канала K_1
- 9 — вход десятого разряда информационного канала K_1
- 10 — вход сигнала, сопровождающего информацию по каналу K_2
- 11 — вход сигнала, сопровождающего информацию по каналу K_1
- 12 — вход седьмого разряда информационного канала K_1

- 13 — вход восьмого разряда информационного канала K_1
- 14 — вход девятого разряда информационного канала K_1
- 15 — выход сигнала, свидетельствующего об окончании приема информации по каналу K_1
- 16 — вход/выход сигнала, свидетельствующего об окончании формирования микропрограммы
- 17 — вход шестого разряда информационного канала K_1
- 18 — вход пятого разряда информационного канала K_1
- 19 — вход четвертого разряда информационного канала K_1
- 20 — вход третьего разряда информационного канала K_1
- 21 — общий
- 22 — вход второго разряда информационного канала K_1
- 23 — вход первого разряда информационного канала K_1
- 24 — выход триадцатого разряда регистра микрокоманды

- | | |
|--|--|
| 25 — выход двенадцатого разряда регистра микрокоманды | 34 — выход третьего разряда регистра микрокоманды |
| 26 — выход одиннадцатого разряда регистра микрокоманды | 35 — выход второго разряда регистра микрокоманды |
| 27 — выход десятого разряда регистра микрокоманды | 36 — выход первого разряда регистра микрокоманды |
| 28 — выход девятого разряда регистра микрокоманды | 37 — выход нулевого разряда регистра микрокоманды |
| 29 — выход восьмого разряда регистра микрокоманды | 38 — вход/выход для сигнала синхронизации |
| 30 — выход седьмого разряда регистра микрокоманды | 39 — вход для сигнала, свидетельствующего об окончании выполнения операции |
| 31 — выход шестого разряда регистра микрокоманды | 40 — вход для сигнала установки устройства в исходное состояние |
| 32 — выход пятого разряда регистра микрокоманды | 41 — вход нулевого разряда информационного канала K_1 |
| 33 — выход четвертого разряда регистра микрокоманды | 42 — 9 В |

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 10^\circ\text{C}$)

Напряжение питания, В	$9 \pm 10\%$
Ток потребления, мА, не более	4,0
Ток утечки на входе, мкА, не более	0,5
Выходное напряжение низкого уровня при $I_{\text{вых}} = 0,25 \text{ mA}$, В, не более	0,5
Выходное напряжение высокого уровня при $I_{\text{вых}} = 0,25 \text{ mA}$, В, не менее	7,6
Время задержки выдачи микрокоманды относительно вывода 39 при $C_H = 50 \text{ пФ}$, мкс, не более	2,0