

Перепроверено

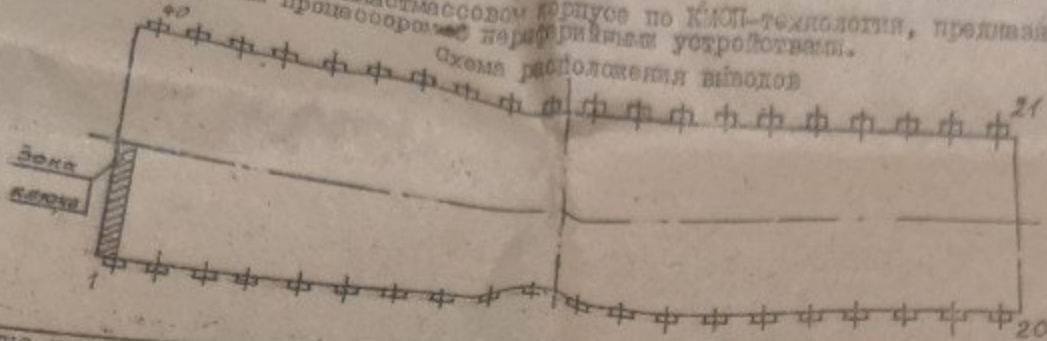
ФЕВ 2007



Микросхема КР1834ВЕ55А

ЭТИКЕТКА

Микросхема КР1834ВЕ55А представляет собой однокристальное программируемое устройство типа-микропараметрической информации. Микросхема выполнена в пластмассовом корпусе по КМОП-технологии, предназначена для обмена информацией между центральным процессором и периферийными устройствами.



Наименование параметра, единица измерения	Буквенное обозначение	Нормы	Примечания
1. Выходное напряжение низкого уровня, В	U_{OL}	-	$I_{OL} = 2,5 \text{ мА}$
2. Выходное напряжение высокого уровня, В	U_{OH}	3	$I_{OH} = 2,5 \text{ мА}$
3. Ток потребления, мА	I_{CC}	-	-
4. Входной ток низкого уровня, РА, мкА	I_{IL}	50	$U_{IE} = -1 \text{ В}$
5. Входной ток высокого уровня, РА, мкА	I_{IH}	-50	$U_{IE} = -1 \text{ В}$
6. Ток утечки низкого уровня на входе, мкА	I_{IL1}	-	$U_{IE} = 0 \text{ В}$
7. Ток утечки высокого уровня на входе, мкА	I_{IH1}	-	$U_{IE} = 0 \text{ В}$
8. Выходной ток низкого уровня в состоянии "Выключено", мкА	I_{OL1}	-	$U_{IE} = 0 \text{ В}$
9. Выходной ток высокого уровня в состоянии "Выключено", мкА	I_{OH1}	-10	$U_{IE} = 0 \text{ В}$
10. Время задержки сигнала данных относительно сигнала $\overline{RD}$, нс	t_{OZL}	10	$U_{IE} = -5,5 \text{ В}$
11. Время задержки сигнала данных РА, РВ, РС относительно сигнала $\overline{RD}$, нс	t_{OZH}	120	-
12. Время задержки сигнала $\overline{IBF}$ относительно сигнала $\overline{STB}$, нс	$t_{d(RD, HL \rightarrow ZH / ZL)}$	350	-
13. Время задержки сигнала $\overline{INTR}$ относительно сигнала $\overline{STB}$, нс	$t_{d(R, LH \rightarrow DPA, LH / HL)}$	-	-
14. Время задержки сигнала $\overline{IBF}$ относительно сигнала $\overline{RD}$, нс	$t_{d(WR, LH \rightarrow DPA, LH / HL)}$	150	-
15. Время задержки сигнала $\overline{INTR}$ относительно сигнала $\overline{RD}$, нс	$t_{d(WR, LH \rightarrow DPC, LH / HL)}$	150	-
16. Время задержки сигнала $\overline{OBF}$ относительно сигнала $\overline{RD}$, нс	$t_{d(STB, HL \rightarrow TBF, LH)}$	150	-
17. Время задержки сигнала $\overline{OBF}$ относительно сигнала $\overline{WR}$, нс	$t_{d(STB, LH \rightarrow INTR, LH)}$	150	-
18. Время задержки сигнала $\overline{INTR}$ относительно сигнала $\overline{ACK}$, нс	$t_{d(RD, LH \rightarrow TBF, HL)}$	200	-
19. Время задержки сигнала данных РА относительно сигнала $\overline{WR}$, нс	$t_{d(WR, LH \rightarrow INTR, HL)}$	150	-
20. Время задержки сигнала $\overline{INTR}$ относительно сигнала $\overline{ACK}$, нс	$t_{d(WR, LH \rightarrow OBF, HL)}$	150	-
Время задержки сигнала данных РА относительно сигнала $\overline{WR}$, нс	$t_{d(ACK, HL \rightarrow OBF, LH)}$	200	-
Время задержки сигнала $\overline{INTR}$ относительно сигнала $\overline{ACK}$, нс	$t_{d(WR, HL \rightarrow INTR, HL)}$	175	-
Время задержки сигнала данных относительно сигнала $\overline{ACK}$, нс	$t_{d(ACK, HL \rightarrow DPA, LH)}$	150	-
Время задержки сигнала данных РА относительно сигнала $\overline{RD}$, нс	$t_{d(ACK, LH \rightarrow INTR, LH)}$	75	-
Время задержки сигнала данных РА относительно сигнала $\overline{RD}$, нс	$t_{d(RD, LH \rightarrow D, HL / ZL)}$	250	-
Выходное напряжение низкого уровня, В	U_{IL}	0	0,8
Выходное напряжение высокого уровня, В	U_{IH}	2	5,5
Время установления сигнала данных РА, РВ, РС относительно $\overline{RD}$, нс	$t_{W(RD) L}$	150	-
	$t_{SU(RD, HL \rightarrow DPA, LH / HL)}$	0	-
	$t_{SU(RD, HL \rightarrow DPB, LH / HL)}$	-	-
	$t_{SU(RD, HL \rightarrow DPC, LH / HL)}$	-	-