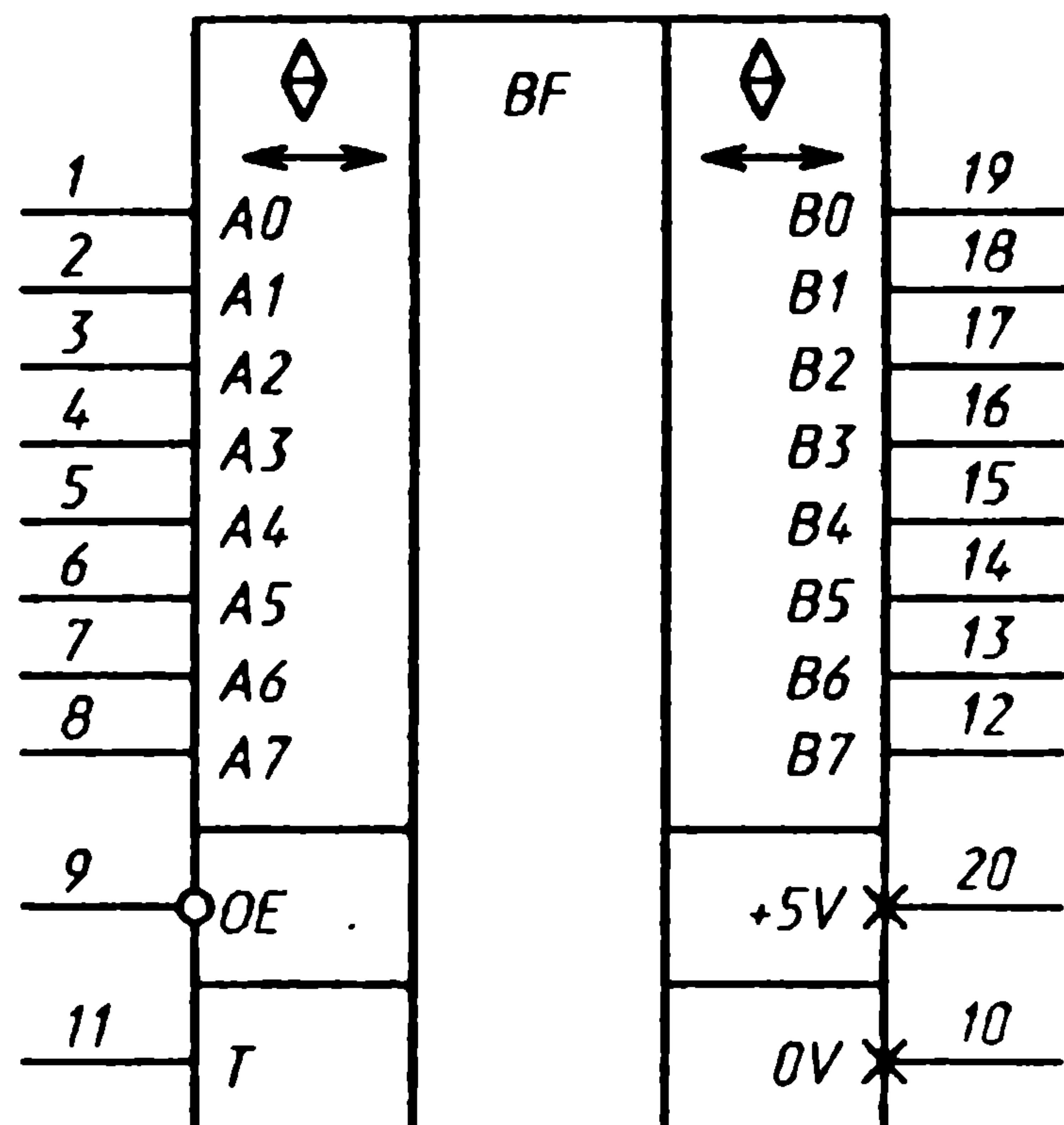


KP1834VA86

Микросхема представляет собой 8-разрядный двунаправленный шинный неинвертирующий формирователь, с высокой нагрузочной способностью и тремя состояниями на выходе и предназначена для применения в составе 8/16 разрядных микропроцессорных систем для согласования центрального процессора с периферийными устройствами.
Содержит 426 интегральных элементов.

Корпус типа 2140.20-5, масса не более 2 г.

Назначение выводов:
1...8 — шины данных, разряды 0...7; 9 — вход разрешения выборки выхода; 10 — общий; 11 — вход управляющего сигнала шин A и B (при лог.1 шина B0...B7 работает на выход, а A0...A7 — на вход; при лог.0 шина A0...A7 работает на выход, а B0...B7 — на вход); 12...19 — выходы шины данных, разряды 7...0; 20 — напряжение питания.



Условное графическое обозначение
KP1834VA86

Электрические параметры

Номинальное напряжение питания	5 В ±10%
Входное напряжение высокого уровня	2...5,5 В
Входное напряжение низкого уровня	0...0,8 В
Выходное напряжение высокого уровня при $I_{\text{вых}}^1 = -5 \text{ mA}$	$\geq 3,5 \text{ В}$
Выходное напряжение низкого уровня при $I_{\text{вых}}^0 = 32 \text{ mA}$	$\leq 0,45 \text{ В}$
Ток потребления	$\leq 0,1 \text{ mA}$

Время задержки распространения сигнала при включении третьего состояния низкого (высокого) уровня	≤18 нс
Время задержки распространения сигнала при включении (выключении)	≤30 нс
Время задержки распространения сигнала при включении из третьего состояния в состояние низкого (высокого) уровня	≤30 нс

Предельно допустимые режимы эксплуатации

Напряжение питания	4,5...5,5 В
Входное напряжение высокого уровня	2...5,5 В
Входное напряжение низкого уровня	0...0,8 В
Выходной ток низкого уровня	≤32 мА
Выходной ток высокого уровня	≤5 мА
Емкость нагрузки	≤200 пФ
Температура окружающей среды	-45...+85 °C