

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КР1818

Общие данные

Линейное ускорение, m/c^2 (g)	5000 (500)
Пониженная рабочая температура среды, °C	минус 10
Повышенная рабочая температура среды, °C	70
Повышенная предельная температура среды, °C	85
Изменения температуры среды, °C	от минус 60 до +85

НАДЕЖНОСТЬ

Минимальная наработка*, ч	50 000
Срок сохраняемости*, лет:	
для КР1818ВЖ1	15
для остальных микросхем	10

УКАЗАНИЯ ПО ПРИМЕНЕНИЮ И ЭКСПЛУАТАЦИИ

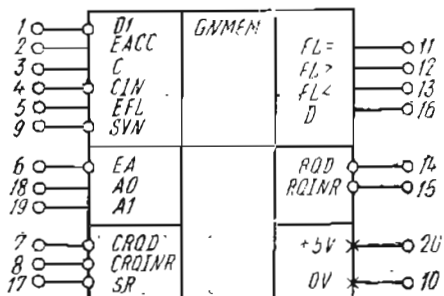
Микросхемы интегральные серии КР1818 следует применять и эксплуатировать в соответствии с ГОСТ 18725—83 и требованиями, изложенными ниже.

Допустимое значение статического потенциала для КР1818ВВ1—100 В, для остальных микросхем 30 В.

Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки и паяльником. Температура пайки при автоматизированной сборке не более 265°C, время пайки не более 4 с. Число перепаяк — 3.

* В условиях и режимах, допускаемых ОТУ или ТУ.

ФУНКЦИОНАЛЬНАЯ СХЕМА



- | | |
|--------------------------------------|-------------------------------|
| 1 — вход последовательных данных | 9 — вход синхронизации |
| 2 — вход разрешения адресной метки | 10 — общий |
| 3 — вход тактового сигнала | 11 — выход флага номинально |
| 4 — вход тактового сигнала инверсный | 12 — выход флага позже |
| 5 — вход разрешения флагов | 13 — выход флага раньше |
| 6 — вход разрешения адреса | 14 — выход запроса данных |
| 7 — вход строба запроса данных | 15 — выход запроса прерывания |
| 8 — вход строба запроса прерываний | 16 — выход данных |
| | 17 — вход сброса |
| | 18 — вход адреса 0 |
| | 19 — вход адреса 1 |
| | 20 — 5 В |

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 10^\circ\text{C}$)

Напряжение питания, В	5±5%
Ток потребления, мА, не более	100
Ток утечки низкого (высокого) уровня по выводам 1—9, 17—19 мкА, не более	1
Выходное напряжение низкого уровня по выводам 11—16, В, не более	0,4
Выходное напряжение высокого уровня по выводам 11—16, В, не менее	2,4
Время задержки сигнала выходных данных при переходе из состояния низкого уровня в состояние высокого уровня относительно тактового сигнала при переходе из состояния низкого уровня в состояние высокого уровня, нс, не более	210

Время задержки сигнала выходных данных при переходе из состояния высокого уровня в состояние низкого уровня относительно тактового сигнала при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	230
Время задержки сигнала «Флаг номинально» относительно тактового сигнала при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	240
Время задержки сигнала «Флаг раньше» относительно тактового сигнала при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	230
Время задержки сигнала «Флаг позже» относительно тактового сигнала при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	230
Время задержки сигнала «Запрос данных» при переходе из состояния низкого уровня в состояние высокого уровня относительно сигнала «Сброс» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	150
Время задержки сигнала «Запрос прерывания» при переходе из состояния низкого уровня в состояние высокого уровня относительно сигнала «Сброс» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	150
Время задержки сигнала «Запрос данных» при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала «Строб запроса данных» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	120
Время задержки сигнала «Запрос прерывания» при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала «Строб запроса прерывания» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	120

Время задержки сигнала «Запрос данных» при переходе из состояния низкого уровня в состояние высокого уровня относительно сигнала на входах «Адрес 0», «Адрес 1», «Разрешение адреса» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	145
Время задержки сигнала «Запрос прерывания» при переходе из состояния низкого уровня в состояние высокого уровня относительно установления сигнала «Адрес 0», «Адрес 1», нс, не более	160
Время задержки сигнала «Запрос прерывания» при переходе из состояния низкого уровня в состояние высокого уровня относительно сигнала «Разрешение адреса» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	180
Время задержки сигнала «Флаг номинально» при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала «Разрешение флагов» при переходе из состояния низкого уровня в состояние высокого уровня, нс, не более	145
Время задержки сигналов «Флаг позже», «Флаг раньше», «Флаг номинально» относительно сигнала «Синхронизация» при переходе из состояния высокого уровня в состояние низкого уровня, нс, не более	75
Время установления тактового сигнала при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала «Последовательность входных данных», нс, не менее	10
Время сохранения сигнала «Последовательность входных данных» относительно тактового сигнала при переходе его из состояния высокого уровня в состояние низкого уровня, нс, не менее	25
Длительность сигнала «Сброс», нс, не менее	50
Длительность сигнала «Строб запроса данных», нс, не менее	50
Длительность сигнала «Строб запроса прерывания», нс, не менее	50
Длительность тактового цикла, нс, не менее	190

**ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ
И РЕЖИМОВ ЭКСПЛУАТАЦИИ**

Напряжение питания, В:	
максимальное	5,25
минимальное	4,75
Максимальное входное напряжение низкого уровня, В	0,8
Минимальное входное напряжение высокого уровня, В	2
Максимальный выходной ток низкого уров- ня, мА	3,2
Максимальный выходной ток высокого уров- ня, мА	0,2
Максимальная смкость нагрузки, пФ	70