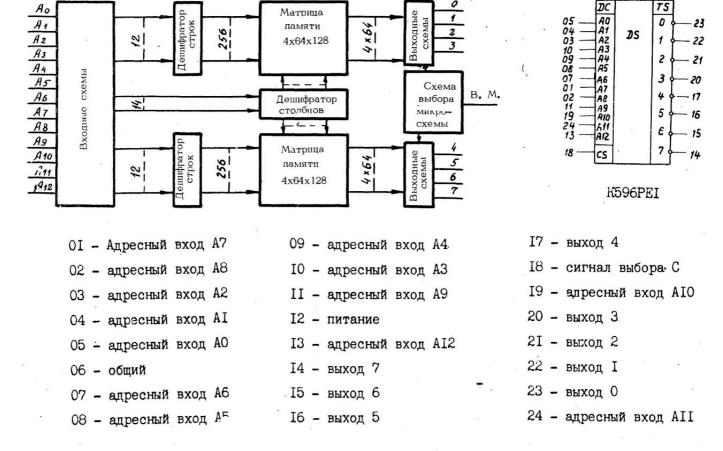
K596PE1

Микросхема представляет собой матрицу-накопитель постоянного запоминающего устройства емкостью 64 кбит ($8\kappa*8$) со схемами управления (ТТЛ). Содержит 71377 интегральных элементов. Корпус типа 4131.24-3, масса не более 3 г.



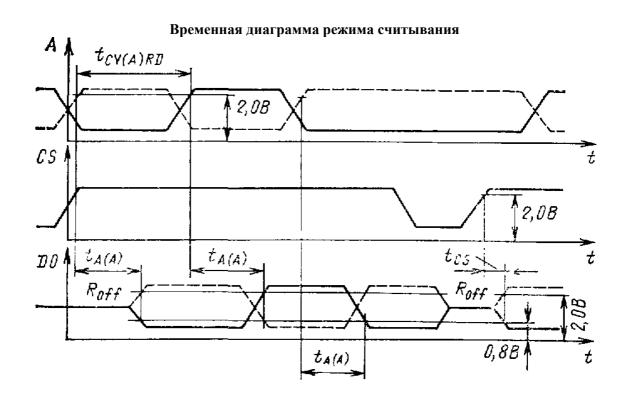
Электрические параметры

311	miph reekile hapamerpa
Напряжение источника питания	4 B±10% (предусмотрена возможность импульсного питания)
Входное напряжение высокого уровня	> 2,4 B
Входное напряжение низкого уровня	< 0,8 B
Выходное напряжение высокого уровня	> 2,0 B
Выходное напряжение низкого уровня	< 0,4 B
Входной ток высокого уровня	< 0,1 mA
Входной ток низкого уровня	<0.5 MA
Выходной ток в состоянии «невыбор»	< 100 mkA
Ток потребления	$< 145 \text{ MA} (< 160 \text{ MA})^*$
Потребляемая удельная мощность	< 0,01 мВт/бит
Время выборки адреса	< 0,35 mkc
Время выбора	< 0,1 мкс
Время цикла считывания	> 0.35 MKC
Входная емкость	< 10 пФ
Выходная емкость	< 50 пФ
Сохраняемость	15 лет
Минимальная наработка	50 000 ч

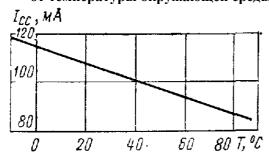
Предельно допустимые режимы эксплуатации

предельно допустимые режимы эксплуатации	
Максимальное напряжение питания	4,4 B (5,0 B)*
Напряжение сигнала входной информации	
на адресных входах и входе CS	-0,3+4,4 B (-1,0+5,0 B)*
Напряжение на выводах в состоянии "невыбор"	-0,3,+4,4 B (-1,0+5,0 B)*
Максимальный входной ток высокого уровня	2,0 мА
Максимальный входной ток низкого уровня	3,5 мА
Максимальный выходной ток высокого уровня	1,6 мА
Максимальный выходной ток низкого уровня	3,2 мА

* по некоторым источникам



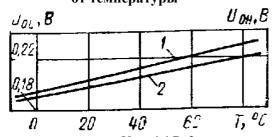
Зависимость тока потребления от температуры окружающей среды



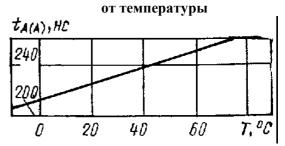
Зависимость входного тока от температуры окружающей среды



Зависимость выходного напряжения от температуры



Зависимость времени выборки адреса



1 — низкого уровня, при Uп = 4,4 B; 2 — высокого уровня при Uп = 3,9 В

Зависимость тока потребления от напряжения питания

