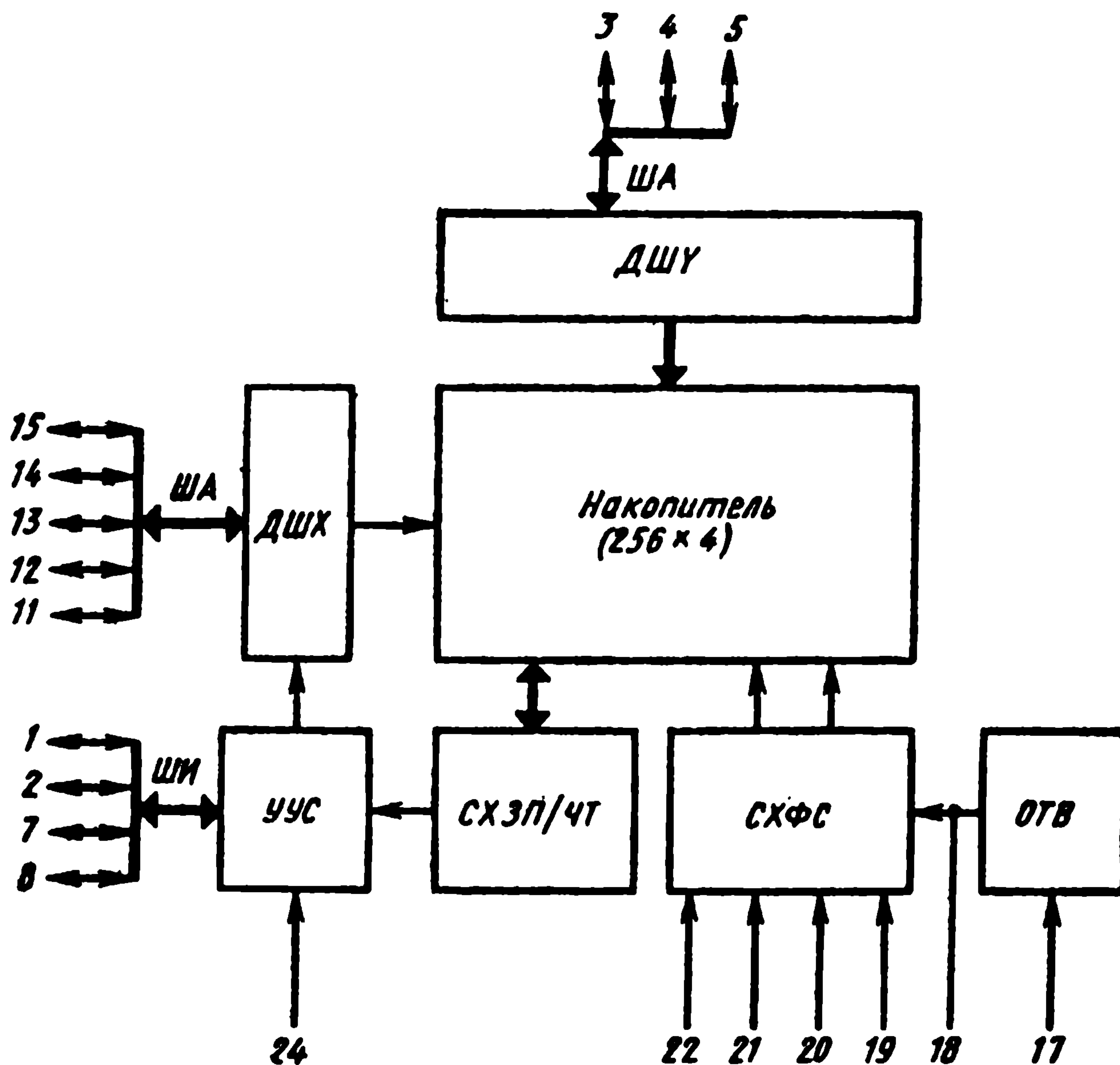


K586PY1

Микросхема представляет собой статическое оперативное запоминающее устройство емкостью 1016 бит (256×4) и предназначена для записи, хранения и считывания информации. В состав ИС входят накопитель; регистр с дешифраторами на 32 выхода и на 8 выходов (ДШХ, ДШУ); схема записи-считывания (СХЗП/ЧТ); устройство управления сигналами (УУС); схема формирования синхроимпульса (СХФС); схема ответа (ОТВ); шины адресные и информации (ША, ШИ). Корпус типа 460.24 - 1, масса не более 2,5 г.



Структурная схема K586PY1

Назначение выводов: 1, 2, 7, 8 — входы/выходы шины информационной; 3...5, 11...15 — входы/выходы шины адресной; 9 — напряжение питания ($-U_{п1}$); 10 — свободный; 16 — напряжение питания ($U_{п2}$); 17 — вход выбора микросхемы; 18 — вход ответа; 19 — вход импульса сопровождения адреса; 20, 21 — входы синхроимпульса; 22 — вход записи — считывания; 23 — общий; 24 — вход запроса.

Электрические параметры

Номинальное напряжение питания:

$U_{п1}$		-5 В ± 5%
$U_{п2}$		5 В ± 5%
Выходное напряжение низкого уровня		 ≤ 0,4 В
Выходное напряжение высокого уровня		 ≥ 2,4 В
Потребляемая мощность		 ≤ 0,16 Вт
Частота синхроимпульсов		 2 МГц