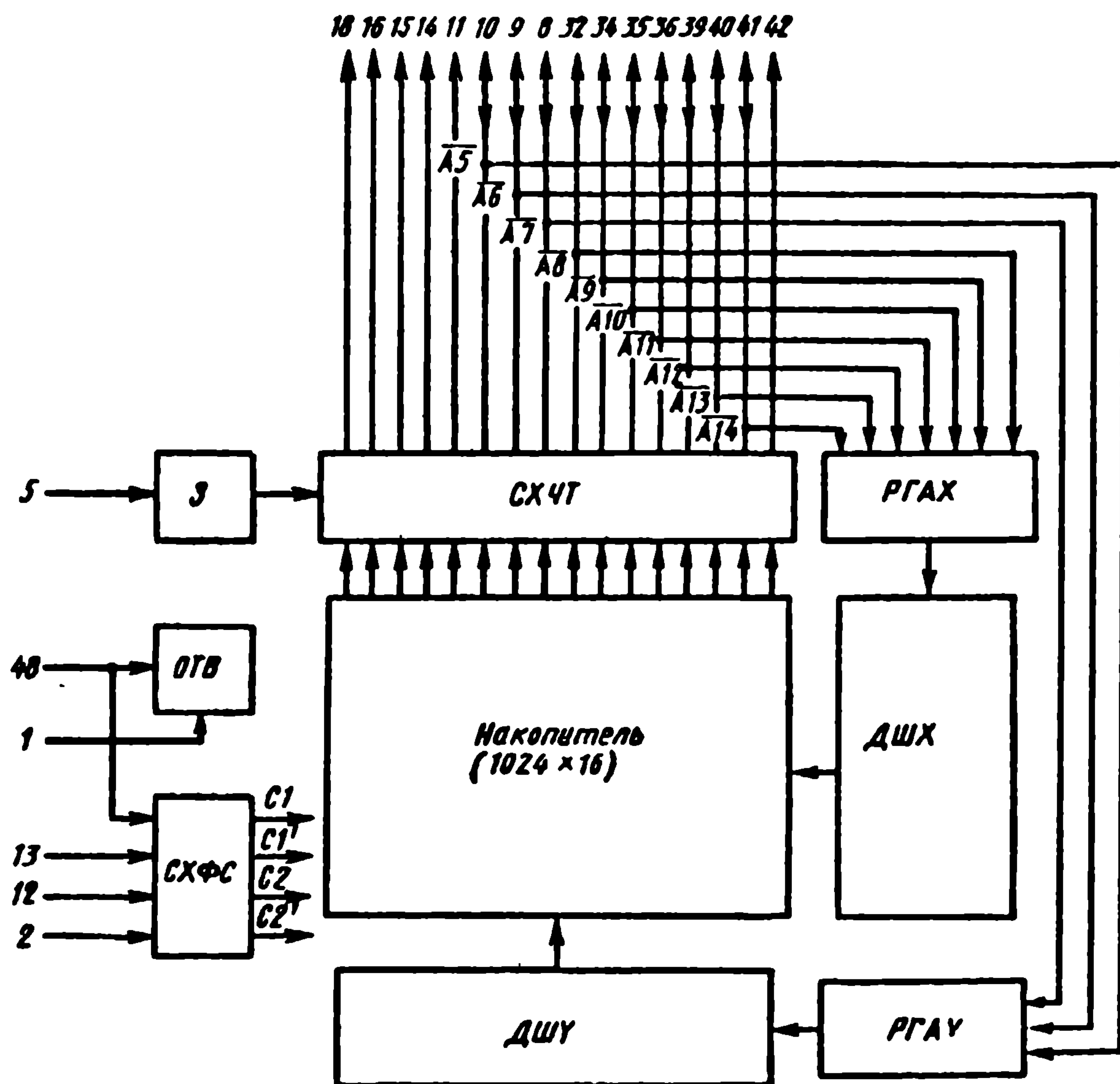


# K586PE1

Микросхема представляет собой постоянное запоминающее устройство емкостью 16384 бит (1024×16) и предназначена для хранения микрокоманд, команд; констант, записанных во внутреннем накопителе, и считывания их из ячеек накопителя с произвольным адресом после прихода запрашивающего сигнала. В состав ИС входят матричный накопитель, регистры адреса (РГАХ, РГАУ) с дешифраторами (ДШХ, ДШУ); схема считывания (СХЧТ); схема запроса (З), схема формирования синхроимпульса (СХФС), схема ответа (ОТВ). Корпус типа 244.48-8, масса не более 5 г.

Назначение выводов: 1 — вход выбора микросхемы; 2 — вход импульса сопровождения сигнала; 3, 4, 6, 17, 19...23, 25...31, 33, 37, 38, 43...45 — свободные; 5 — вход запроса; 7 — общий; 8, 10, 32...36, 39...41 — входы адреса/выходы числа; 11, 14...18, 42 — выходы числа; 12, 13 — входы синхроимпульса; 46 — напряжение питания ( $U_{п1}$ ); 47 — напряжение питания ( $U_{п2}$ ); 48 — выход ответа.



Структурная схема K586PE1



**Электрические параметры**

**Номинальное напряжение питания**

$U_{п1}$  ..... 5 В ± 5%

$U_{п2}$  ..... 12 В ± 5%

**Выходное напряжение низкого уровня** ..... ≤ 0,4 В

**Выходное напряжение высокого уровня** ..... ≥ 2,4 В

**Потребляемая мощность** ..... ≤ 0,24 Вт

**Частота синхроимпульсов** ..... ≤ 2 МГц