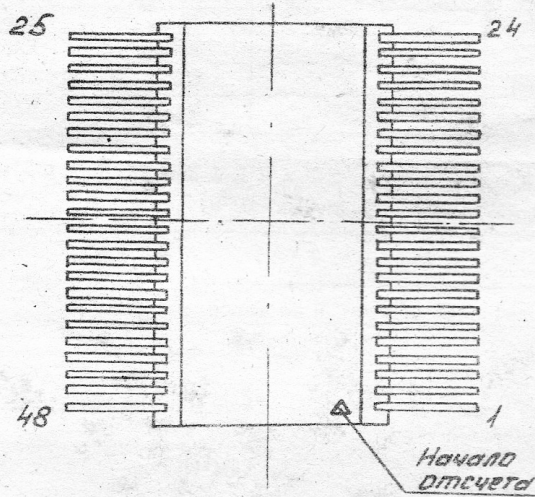




ЭТИКЕТКА

полупроводниковая интегральная микросхема К580ИК55 представляет собой программируемый параллельный интерфейс для микро-ЭВМ на основе микропроцессора

СХЕМА РАСПОЛОЖЕНИЯ ВЫВОДОВ



Корпус  
244.48-8  
УФ0.487.003ТУ

СХЕМА ЭЛЕКТРИЧЕСКАЯ ФУНКЦИОНАЛЬНАЯ

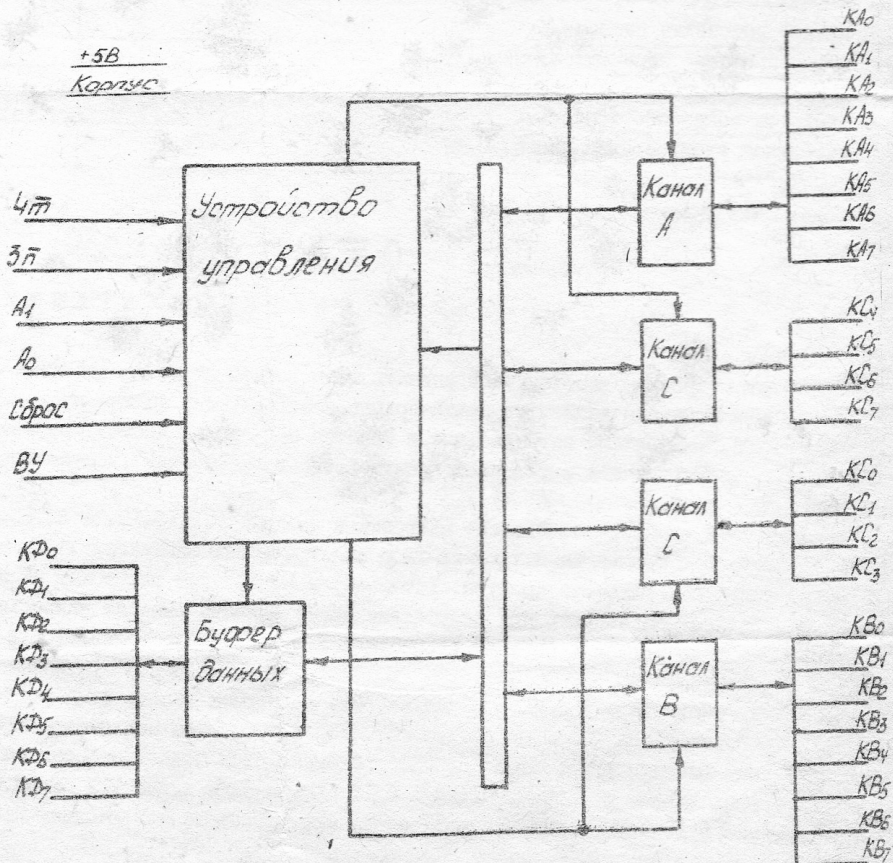


Таблица назначения выводов микросхемы

Конт.	Цепь	Конт.	Цепь	Конт.	Цепь	Конт.	цепь
1	КС5	13	КВ4	25	Д3	37	КА3
2	КС4	14	КВ5	26	Д2	38	КА2
3	КС0	15	КВ6	27	Д1	39	КА1
4	КС1	16	КВ7	28	Д0	40	КА0
5	КС2	17	Цепь (+5В)	29	Сброс	41	Чт
6	КС3	18	Не задейств.	30	Не задейств.	42	Бу
7	Не задейств.	19	Не задейств.	31	Эп	43	Корпус
8	Не задейств.	20	Д7	32	КА7	44	А1
9	КВ0	21	Д6	33	КА6	45	А0
10	КВ1	22	Д5	34	КА5	46	КС7
11	КВ2	23	Д4	35	Не задейств.	47	КС6
12	КВ3	24	Не задейств.	36	КА4	48	Не задейств.

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ  
(при температуре окружающей среды  $+25 \pm 10^\circ\text{C}$ )

Наименование параметра	Норма
1. Выходное напряжение логической единицы, В не менее	2,4
2. Выходное напряжение логического нуля, В не более	0,45
3. Ток потребления, мА, не более	60
4. Ток утечки каналов А, В, С, Д при невыбранном режиме, мкА, не более	$\pm 100$
5. Ток утечки на управляющих входах, мкА, не более	$\pm 10$

ПРЕДЕЛЬНЫЕ ЗНАЧЕНИЯ ДОПУСТИМЫХ ЭЛЕКТРИЧЕСКИХ  
РЕЖИМОВ ЭКСПЛУАТАЦИИ

Наименование параметра	Норма
1. Напряжение источника питания, В	5,5
2. Входное напряжение логической единицы, В	5,5
3. Выходной ток логической единицы, мА	0,1
4. Выходной ток логического нуля, мА	1,8
5. Отрицательное входное напряжение, В	-0,3

Содержание драгоценных металлов

Золото

0,0748

мг

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

При эксплуатации микросхем необходимо принимать меры защиты их от воздействия статического электричества. Требования и методы защиты от статического электричества должны проводиться согласно ОСТ II.073.062-76. "Микросхемы интегральные и приборы полупроводниковые. Требования и методы защиты от статического электричества в условиях производства и применения". Допустимое значение статического потенциала - 30 В.

Незадействованные в электрической схеме микросхемы выводы 7, 8, 18, 19, 24, 30, 35, 48 должны быть на печатной плате без подачи на них каких-либо электрических сигналов.

Замену микросхем при ремонте аппаратуры, установку и извлечение микросхем из контактных приспособлений необходимо производить при отсутствии напряжений на выводах микросхем.

Микросхемы К580МК55 по входам и выходам совместимы с микросхемами транзисторно-транзисторной логики (ТТЛ) серии К133, К155.

К каждому выводу микросхемы К580МК55 может быть подключен только один вход ТТЛ схемы. К выходам ТТЛ схем, работающих на входы микросхем К580МК55 запрещается подключение других входов ТТЛ схем. К двунаправленным выводам микросхемы К580МК55 рекомендуется подключать специальные двунаправленные трехстабильные шинные формирователи или один вход и один выход ТТЛ схемы, имеющих высокоимпедансное состояние в течение всего времени работы интерфейса за исключением времени приема информации микросхемы по данному выводу.

В непосредственной близости (не более 50 мм) от микросхемы по цепи питания рекомендуется устанавливать фильтрующие конденсаторы типа КМ емкостью 0,022 - 0,15 мкФ.