

При согласовании микросхем с ТТЛ схемами напряжение смещения подложки и ТТЛ схем производить от одного источника питания напряжением  $5 В \pm 5\%$ .

Напряжение питания управления не должно превышать напряжение питания матрицы более, чем на  $\pm 5\%$ .

Работоспособность микросхем после демонтажа не гарантируется.

Микросхема К527FV2 соответствует техническим условиям ОНУ.348.236 ТУ и признана годной для эксплуатации.

Дата выпуска

МАЯ 1980

Место для  
штампа ОТК

ОТК

Зах.1369, 1979



МИКРОСХЕМА К527FV2  
ГОСТ 18725-73

### ЭТИКЕТКА

Микросхема К527FV2 - матрица-накопитель оперативного запоминающего устройства (статического) со схемами управления.  
Информационная ёмкость 256 бит, число разрядов в информационном слове - 1.

Основное назначение: построение блоков оперативной памяти специализированных электронно-вычислительных машин, устройств сбора и обработки информации, устройств автоматизации и контроля.

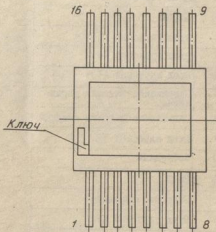
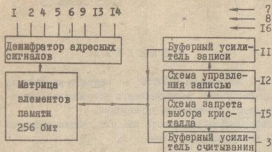


СХЕМА ЭЛЕКТРИЧЕСКАЯ ФУНКЦИОНАЛЬНАЯ



Контакт	Цепь
1	Вход адресный A5
2	Вход адресный A6
3	Выход
4	Вход адресный A3
5	Вход адресный A4
6	Вход адресный A1
7	Напряжение питания управления
8	Напряжение питания матрицы
9	Вход адресный A2
10	Свободный
11	Вход
12	Запись-считывание
13	Вход адресный A7
14	Вход адресный A8
15	Выбор кристалла
16	Напряжение смещения подложки

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ ПРИ ПОСТАВКЕ

Наименование параметра	Норма	
	не менее	не более
Выходной ток логического нуля $I_0$ вых, мА	2,5	-
Выходное напряжение логической единицы, $U$ вых, В	4,0	-
Время считывания, $t$ оч. нс	-	1000
Режим измерения:		
напряжение питания управления и напряжение питания матрицы минус 8,55 В;		
напряжение смещения подложки 4,75 В.		
Ток потребления, $I$ пот, мА	-	30
Режим измерения:		
напряжение питания управления и напряжение питания матрицы минус 9,45 В;		
напряжение смещения подложки 5,25 В		
Ток утечки на входах суммарный $I$ ут.вх., мкА	-	10
Режим измерения:		
напряжение питания управления и напряжение питания матрицы минус 15 В;		
напряжение смещения подложки 0 В.		

ПРЕДЕЛЬНЫЕ ЗНАЧЕНИЯ ДОПУСТИМЫХ ЭЛЕКТРИЧЕСКИХ РЕЖИМОВ ЭКСПЛУАТАЦИИ

Наименование параметра	Норма	
	не менее	не более
Напряжение питания цепей управления, В	-9,45	-8,55
Напряжение питания матрицы, В	-9,45	-8,55
Напряжение смещения подложки, В	4,75	5,25
Входное напряжение логической единицы, В	4,5	-
Входное напряжение логического нуля, В	-	0,4

Содержание драгоценных металлов: "золото" - 35,2206 мг, "серебро" - 17,96 мг.

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

При транспортировании и хранении выводы микросхем должны быть закорочены между собой до момента установки в аппаратуру.

Работы с микросхемами должны производиться с соблюдением следующих условий:

- участки рабочих столов, стульев, пола, с которыми могут соприкасаться оператор или микросхемы, должны быть выполнены из материала с удельным поверхностным сопротивлением не более  $1 \cdot 10^7$  Ом.м,

- работы с микросхемами должны выполняться оператором в антистатической одежде или с заземленным кольцом (браслетом) на руке.

Сопротивление электростатического заземления должно быть в пределах от 0,5 до  $1,0$  МОм.