

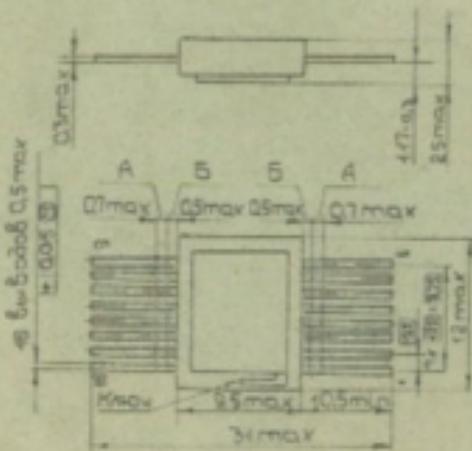
МИКРОСХЕМА ИЗОБИЦЛ

ЭТИКЕТКА

МИКРОСХЕМА ИНТЕГРАЛЬНАЯ ТИПА ИЗОБИЦЛ

БКО.348.1141У

1. Практическое назначение: адресный дешифратор для матриц ОЗУ на МДП транзисторах  
2. Габариты:



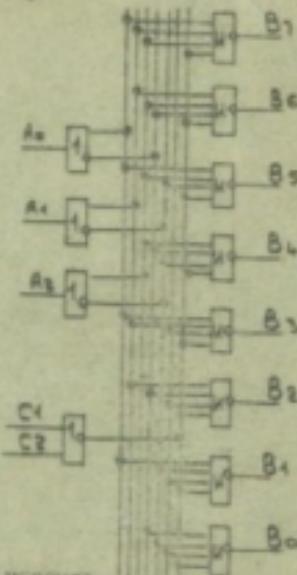
А - зона выхода, в пределах которой установлено смещение плоскостей  
связей выводов от nominalного расположения.

Б - длина вывода, непригодная для монтажа.

Нумерация выводов показана условно.

Форма ключа не регламентируется.

3. Функциональная схема дешифратора ОЗУ.



Цоколевка микросхемы И508ИД

Н/Выходы	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
Назначение	C <sub>1</sub>	C <sub>2</sub>	A <sub>5</sub>	Н/выход	B <sub>1</sub>	B <sub>6</sub>	B <sub>5</sub>	B <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>	A <sub>4</sub>	L	A <sub>3</sub>	+5В

Таблица истинности дешифратора ОЗУ.

A <sub>5</sub>	A <sub>4</sub>	A <sub>3</sub>	C <sub>1</sub>	C <sub>2</sub>	B <sub>1</sub>	B <sub>6</sub>	B <sub>5</sub>	B <sub>4</sub>	B <sub>3</sub>	B <sub>2</sub>	B <sub>1</sub>	B <sub>0</sub>	B <sub>16</sub>	B <sub>15</sub>	B <sub>14</sub>	B <sub>13</sub>	
0	0	0	0	0	0	1	1	1	1	1	1	1	1	1	1	1	1
1	0	0	0	0	1	0	1	1	1	1	1	1	1	1	1	1	1
0	1	0	0	0	1	1	0	1	1	1	1	1	1	1	1	1	1
1	1	0	0	0	1	1	1	0	1	1	1	1	1	1	1	1	1
0	0	1	0	0	1	1	1	1	0	1	1	1	1	1	1	1	1
1	0	1	0	0	1	1	1	1	1	0	1	1	1	1	1	1	1
0	1	1	0	0	1	1	1	1	1	1	0	1	1	1	1	1	1
1	1	1	0	0	1	1	1	1	1	1	1	0	1	1	1	1	1
0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
0	1	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
1	1	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
0	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
1	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
0	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
1	1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0
0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
1	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
0	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
1	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
0	0	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0
1	0	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0
0	1	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0
1	1	1	0	0	1	0	0	0	0	0	0	0	0	0	0	0	0

Масса микросхемы не более 1,5 г.

В одной микросхеме содержится 42.6620 мк. золота, 45.2554 мк. серебра.

4. Электрические параметры микросхемы К50НШП при  $t = 25^\circ \pm 10^\circ\text{C}$ :

а) токи потребления

$$I_{D1} \leq 38 \text{ мА}$$

$$I_{D2} \leq 7 \text{ мА};$$

б) входные стоковые токи:

$$I_{VH}^L \leq 300 \text{ мкА};$$

в) входные истоковые токи:

$$I_{VH}^R \leq 1,5 \text{ мА};$$

г) выходное напряжение логического нуля (при  $I_{VH}^L \geq 2,0 \text{ В}$ ,

$$I_{OH}^L \leq 0,7 \text{ В}; I_{OH}^R = 1,0 \text{ мА}) I_{VH}^R \leq 1,3 \text{ В};$$

д) выходное напряжение логической единицы (при  $I_{VH}^R \geq 2,0 \text{ В}$ ,

$$I_{OH}^L \leq 0,7 \text{ В}; I_{OH}^R = 1 \text{ мА}) I_{VH}^L \geq 7,0 \text{ В};$$

е) время задержки включения (при  $C_H = 220 \text{ пФ} \pm 10\%$ )

$$\begin{matrix} t_1 \\ t_2 \end{matrix} \leq 230 \text{ нс};$$

ж) время задержки выключения (при  $C_H = 220 \text{ пФ} \pm 10\%$ )

$$\begin{matrix} t_1 \\ t_2 \end{matrix} \leq 200 \text{ нс};$$

з) величина ёмкости по входам  $C_{VH} \leq 8 \text{ пФ}$ .

5. Эксплуатационные данные:

а) напряжение питания

$$E_1 = 5 \text{ В} \pm 10\%$$

$$E_2 = 10 \text{ В} \pm 10\%$$

б) мощность, потребляемая от источника питания, не более 270 мВт;

в) диапазон рабочих температур

$$+70^\circ\text{C} \dots -25^\circ\text{C};$$

г) минимальная наработка 10000 часов;

д) срок хранения 6 лет.

6. Указание по эксплуатации.

Микросхема должна применяться и эксплуатироваться в тротогом соответствии с требованиями 0.348.П14ТУ.

ДАТА ВНУСКА

8 • \* ФЕВ 1978

И Т А М Н О Т О К 443