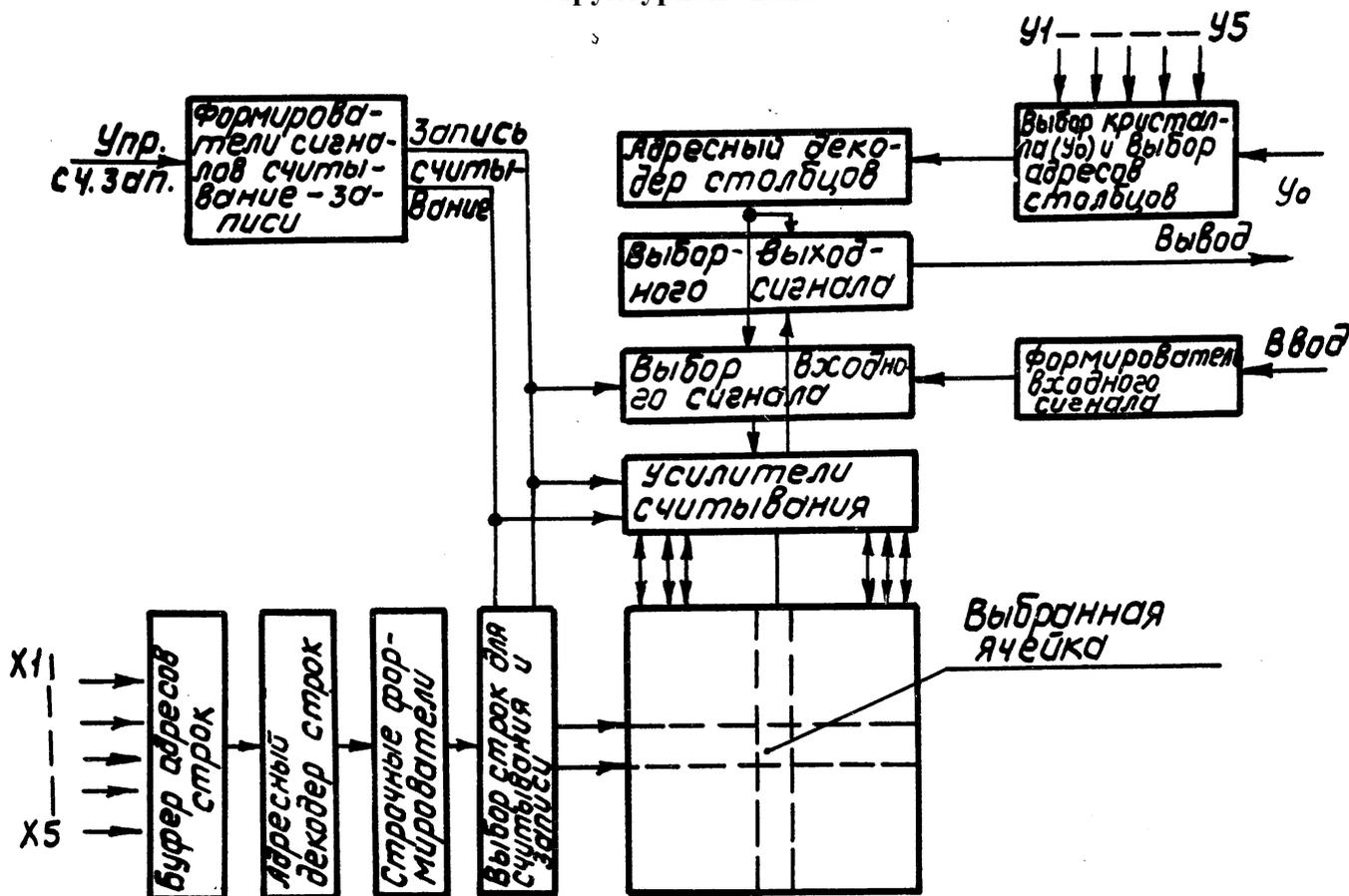


# K507PY1, K507PY1A, KP507PY1, KP507PY1A

Микросхемы представляют собой динамическое ОЗУ на 1024 бит (1024x1). Содержат 5488 интегральных элементов. Корпус типа 201.16-10, масса не более 2,5 г и типа 238.16-2, масса не более 1,5 г.

Назначение выводов: 1 — вход адреса столбца Y2; 2 — вход адреса столбца Y1; 3 — управление записи-считывания; 4 — вход адреса X2; 5 — вход адреса X3; 6 — вход адреса X4; 7 — вход адреса X5; 8 — вход адреса X1; 9 — напряжение питания ( $U_{П1}$ ); 10 — напряжение питания ( $U_{П2}$ ); 11 — ввод; 12 — вывод; 13 — выбор кристалла; 14 — адрес Y5; 15 — адрес Y4; 16 — адрес Y1.

## Структурная схема:



## Электрические параметры

Номинальное напряжение питания:

$U_{П1}$	$-12 \text{ В} \pm 10\%$
$U_{П2}$	$5 \text{ В} \pm 10\%$

Выходной ток высокого уровня

$> 0,9 \text{ В}$

Ток утечки на выходе и входах

$< 1 \text{ мкА}$

Ток потребления (в режиме считывание/запись)

$< 28 \text{ мА}$

Время цикла записи:

K507PY1, K507PY1A  $< 650 \text{ нс}$

KP507PY1, KP507PY1A  $< 1200 \text{ нс}$  (по некоторым источникам 900 нс)

Длительность сигнала записи:

K507PY1, K507PY1A  $< 250 \text{ нс}$

KP507PY1, KP507PY1A  $< 300 \text{ нс}$

Время выборки:

K507PY1, K507PY1A  $< 400 \text{ нс}$

KP507PY1, KP507PY1A  $< 600 \text{ нс}$

Время хранения информации

$< 20 \text{ нс}$

## Предельно допустимые режимы эксплуатации

Напряжение питания:

$U_{П1}$  < 1-15 В

$U_{П2}$  < 6 В

Напряжение на любом входе

относительно источника питания  $U_{П2}$  0,3...-20 В

Задержка сигнала по входу и выбор кристалла относительно момента

переключения адреса 50 нс

Температура окружающей среды

-10 ... +70°C