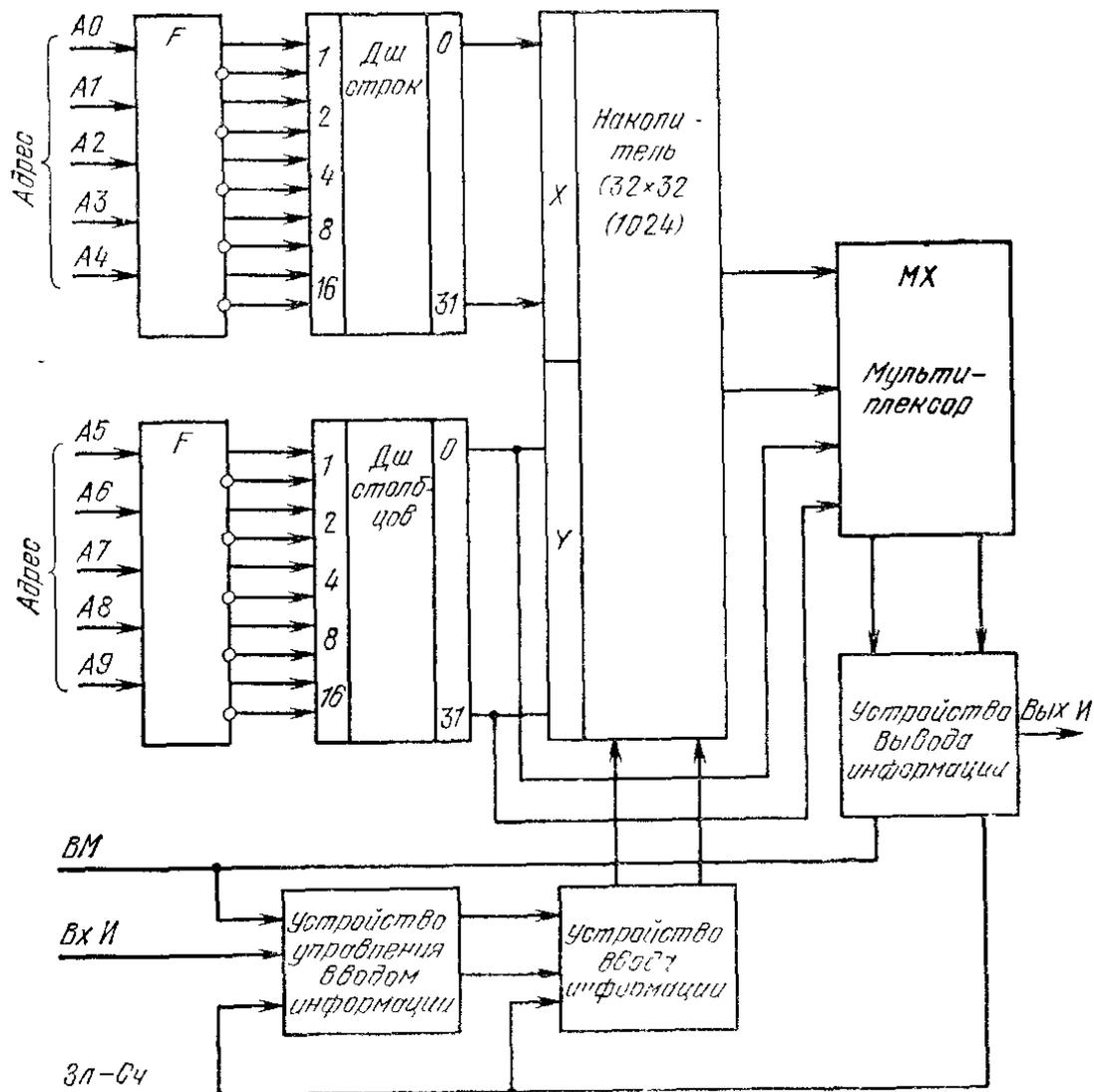


K505PY6

Микросхема представляет собой n-МОП статистическое ОЗУ емкостью 1024 x 1 бит.

Корпус типа 402.16-11.

В электрическую схему ОЗУ входят следующие функциональные узлы: два дешифратора на 5 входов и 32 выхода каждый, согласующие элементы адреса (F), накопитель на 32x32=1024 бита, схему управления вводом информации, мультиплексор (MX), обеспечивающий выбор ячеек накопителя, устройство выхода информации с тремя состояниями.



Электрические параметры

Напряжение питания	5 В +10%
Входной ток лог. 1 по всем входам	не более 10 мкА
Входной ток лог. 0 по всем входам	не более 10 мкА
Входная емкость	не более 10 пФ
Входное напряжение логического нуля	не более 0,4 В
Входное напряжение логической единицы	не менее 2,4 В
Выходное напряжение логической единицы	не менее 2,4 В
Выходное напряжение логического нуля	не более 0,4 В
Выходной ток логической единицы	не более 0,08 мА
Выходной ток логического нуля	не более 3,2 мА
Ток утечки	не более 20 мкА
Выходная емкость	не более 10 пФ
Емкость нагрузки	не более 100 пФ
Ток потребления в режиме хранения	не более 70 мА
Ток потребления в режиме обращения	не более 70 мА

Статическая помехоустойчивость	не менее 0,4 В
Время выборки адреса	не более 650 нс
Время сохранения выходной информации после адреса	не менее 80 нс
Время сдвига сигнала записи относительно адреса	не менее 150 нс
Длительность сигнала записи	не менее 400 нс
Длительность сигнала ВМ	не менее 650 нс
Время сохранения входной информации после сигнала записи	не менее 50 нс
Время удержания входной информации после сигнала записи	не менее 400 нс
Время сохранения адреса после сигнала записи	не менее 100 нс

Предельно допустимые режимы эксплуатации

Ёмкость нагрузки	300 пФ
Температура окружающей среды	-10...+70 °С
Относительная влажность воздуха	до 98% (при +25°С)
Вибрационные нагрузки	до 10 g (1-600 Гц)
Многократные удары с ускорением	до 75 g
Линейные нагрузки с ускорением	до 25 g

Временные диаграммы работы

