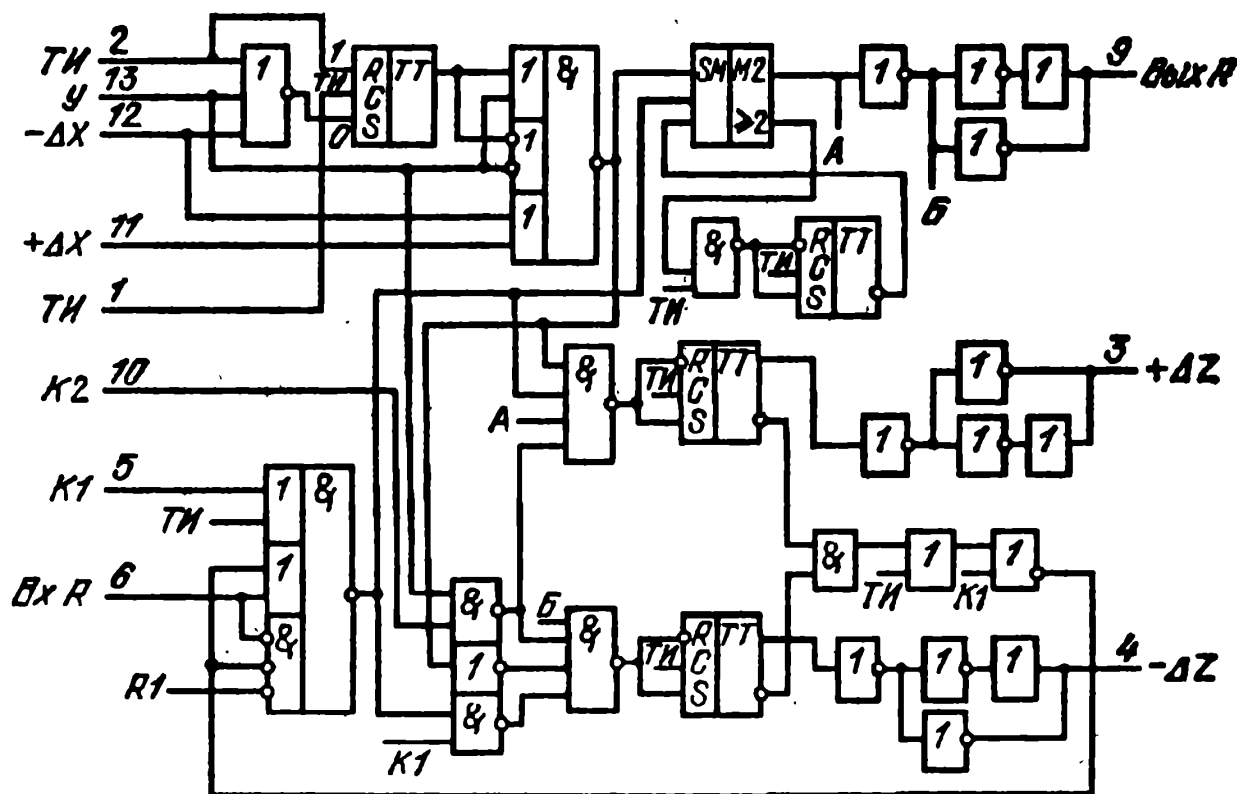


К502ИП1

Микросхема представляет собой масштабный интегратор. Содержит 157 интегральных элементов. Корпус типа 2102.14-4 и типа 201.14-1, масса не более 1 г.



Назначение выводов: 1 — вход тактовых импульсов ТИ; 2 — вход главных импульсов ГИ; 3 — выход тернарный $+\Delta Z$; 4 — выход тернарный $-\Delta Z$; 5 — вход управления К1; 6 — вход остатка приращения $R_{вх}$; 7 — напряжение смещения; 8 — напряжение питания; 9 — выход нового остатка приращения $R_{вых}$; 10 — вход управления запрета К2; 11 — вход подачи приращения $+\Delta X$; 12 — вход подачи приращения $-\Delta X$; 13 — вход подынтегральной функции $Y_{вх}$; 14 — общий.

Электрические параметры

Выходное напряжение высокого уровня	не менее $ -0,5 $ В
Выходное напряжение низкого уровня	не более $ -7,5 $ В
Ток потребления в состоянии низкого уровня от источника питания	не более 4 мА
Ток потребления в состоянии высокого уровня от источника смещения	не более 1,4 мА
Частота тактовых импульсов	не более 250 кГц
Время задержки между фронтами тактового (ТИ) и главного (ГИ) импульсов	не более 250 нс
Ток утечки по входам	не более 1,5 мкА
Помехоустойчивость	не более 1 В

Предельно допустимые режимы эксплуатации

Допустимое значение статического потенциала на выводах	не более 30 В
Температура окружающей среды	$-45...+70^{\circ}\text{C}$
Относительная влажность воздуха до 98% при температуре $+25^{\circ}\text{C}$	
Вибрационные нагрузки	до 10 g (1-600 Гц)
Многokратные удары с ускорением	до 75 g
Линейные нагрузки с ускорением	до 25 g