

К5ЖЛ013, К501ХЛ1П, КР501ХЛ1

Набор из шести многофункциональных двухвходовых логических элементов, тип логики: МОП-структуры (р-канальные).

Корпус (К501ХЛ1П, КР501ХЛ1): прямоугольный пластмассовый 209.24-3.

Выводы: общий — 12; — $U_{ип1}$ — 24; $U_{ип2}$ — 23.

Напряжение источника питания: $U_{ип1} = -12 \text{ В} \pm 10\%$; $U_{ип2} = -27 \text{ В} \pm 10\%$.

Электрические параметры

Входное напряжение низкого уровня	$> -2 \text{ В}$
Входное напряжение высокого уровня	$< -8,5 \text{ В}$
Выходное напряжение низкого уровня	$> -1 \text{ В}$
Выходное напряжение высокого уровня	$< -9,5 \text{ В}$
Напряжение помехи, не более	1,0 В
Входной ток высокого уровня	$< 0,4 \text{ мкА}$
Ток потребления $I_{пот1}$, не более	9 мА
Ток потребления $I_{пот2}$, не более	4,5 мА
Мощность потребления, не более	260 мВт
Время задержки сигнала	$< 2 \text{ мкс}$
Время перехода микросхемы из состояния «0» в состояние «1»	$< 3,5 \text{ мкс}$
Время перехода микросхемы из состояния «1» в состояние «0»	$< 3 \text{ мкс}$
Коэффициент разветвления	30
Емкость выводов ($f = 125 \text{ кГц}$):	
3, 4, 6, 7, 9, 10, 14, 15, 17, 18, 21, 22	4 пФ
5	10 пФ
19	8 пФ
20	9 пФ

Предельно допустимые электрические режимы эксплуатации

Напряжение положительной полярности на любом выводе, не более	0,3В
Напряжение источника питания:	
$U_{ип1}$, не менее	—20 В
$U_{ип2}$, не менее	—30 В
Входное напряжение, не менее	—30 В
Выходное напряжение, не менее	—20 В
Допустимое значение статического потенциала на выводах, не более	30 В

Условия применения (К501ХЛ1П, КР501ХЛ1)

Температура окружающей среды	-45...+70 °С
Многократное циклическое изменение температур	-45...+70 °С
Относительная влажность воздуха при +25 °С	98%
Синусоидальная вибрация (1-600 Гц)	10 g
Многократные удары с ускорением	75 g
Линейное ускорение	25 g

Допускается применение ИС при токе нагрузки 0,4 мА в состоянии «0» на выходе при изменении выходного напряжения «0» до —2 В. Допускается ток нагрузки до 1 мА в состоянии «0» без регламентации уровня. Допускается выходное напряжение —6,5 В в состоянии «1» при подключении резистора $R_n = 13 \text{ КОМ}$ между контролируемым и общим выводами микросхем.