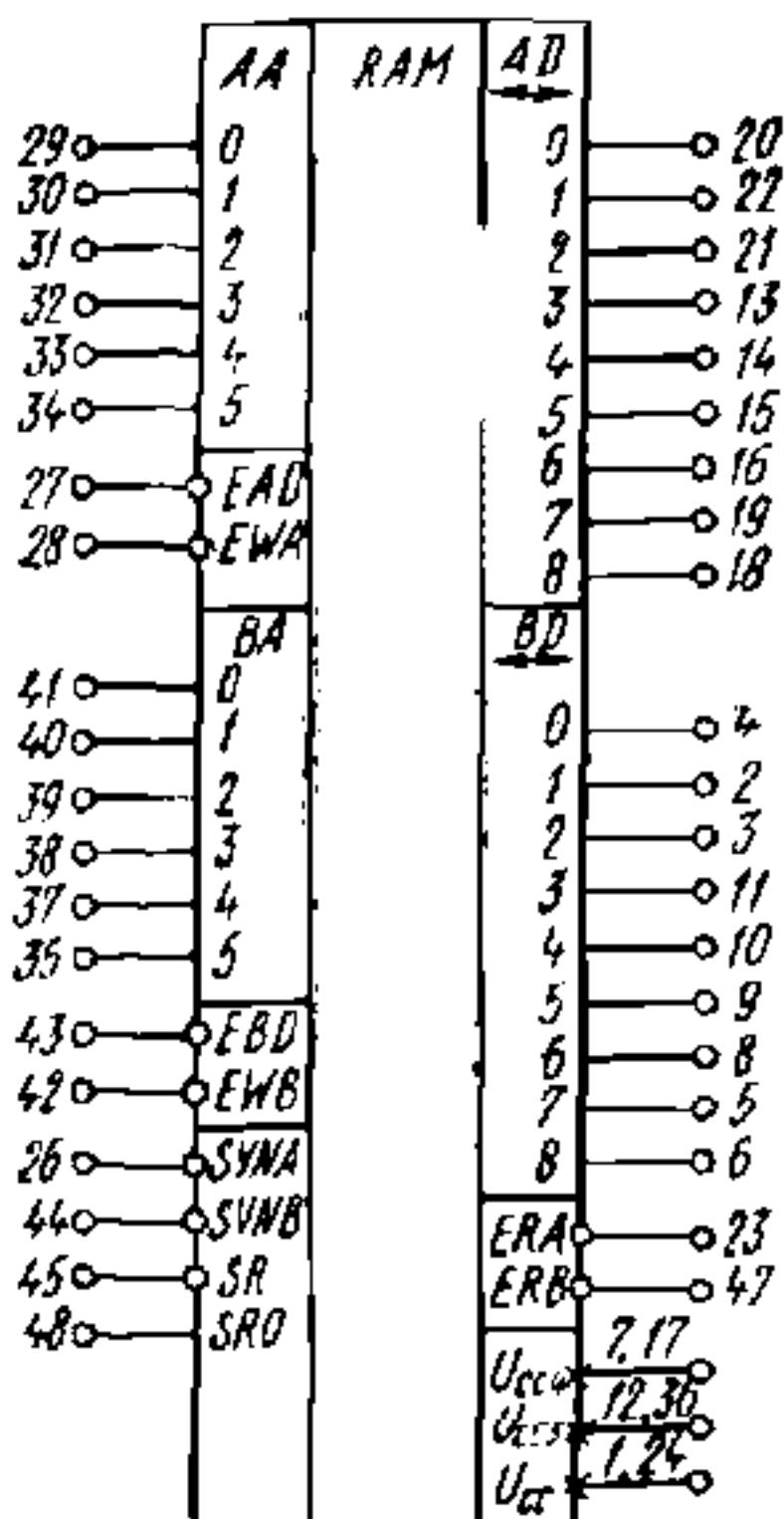


ФУНКЦИОНАЛЬНАЯ СХЕМА



- 1, 24 — напряжение питания  $U_{\text{п1}}$  (минус 5,2 В)
- 2—6, 8—11 — шина данных — двухнаправленные  $BD_1, BD_2, BD_0, BD_7, BD_6,$   
 $BD_6, BD_5, BD_4, BD_3$
- 7, 17 — общий выходных транзисторов  $U_{\text{в4}}$
- 12, 36 — общий схемы  $U_{\text{в3}}$
- 13—16 — шина данных — двухнаправленные  $AD_3, AD_4, AD_5, AD_6, AD_8,$   
 $AD_7$
- 18—22 — выводы разрядов 0...8,  $AD_0, AD_2, AD_1$
- 23 — выход ошибки четности данных или адреса AA
- 25 — свободный
- 26 — вход синхронизации выходного регистра AA
- 27 — вход разрешения выдачи данных на шину AD
- 28 — вход, разрешающий запись из шины AD в память
- 29—34 — входы адресов AA — разрядов 0 (на четность), 1 (младшего)...5 (старшего),  $AA_0, AA_1, AA_2, AA_3, AA_4, AA_5$

- 35, 37—41 — входы адреса *VA* — разрядов 0 (на четность), 1 (член-  
шего), 5 (старшего);  
 42 — вход, разрешающий запись из шины *BD* в память;  
 43 — вход разрешения выдачи данных на шину *BD*;  
 44 — вход синхронизации выходного регистра *VA*;  
 45 — вход установки в исходное состояние триггеров ошибки и вы-  
ходных регистров;  
 46 — свободный;  
 47 — выход ошибки четности записи или адрес *VA*;  
 48 — выход выборочной установки.

## ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре  $25 \pm 10^\circ\text{C}$ )

Напряжение питания, В	минус 5,2 ± 5%
Ток потребления, мА, не более	415
Входной ток высокого уровня, мкА, не более:	
по выводам 2—6, 8—11, 13—16, 18—22	50
по выводам 26—35, 37—45	435
Входной ток низкого уровня по выводам	
26—35, 37, 45, мкА	от 0,5 до 400
Ток выключенного состояния по выводам	
2—6, 8—11, 13—16, 18—22, мкА	от минус 800* до 0
Выходное напряжение, В:	
высокого уровня	от минус 0,96 до минус 0,81
низкого уровня	от минус 1,85 до минус 1,65
Выходное пороговое напряжение, В:	
высокого уровня	от минус 0,98 до минус 0,81
низкого уровня, не более	минус 1,63
Время задержки распространения сигнала	
при включении (выключении), нс, не более:	
по выводам 27—20, 43—4, 26—23, 44—47	10
по выводам 26—20, 44—4	12
по выводам 45—4, 46—20	18
по выводам 30—20, 40—4	25

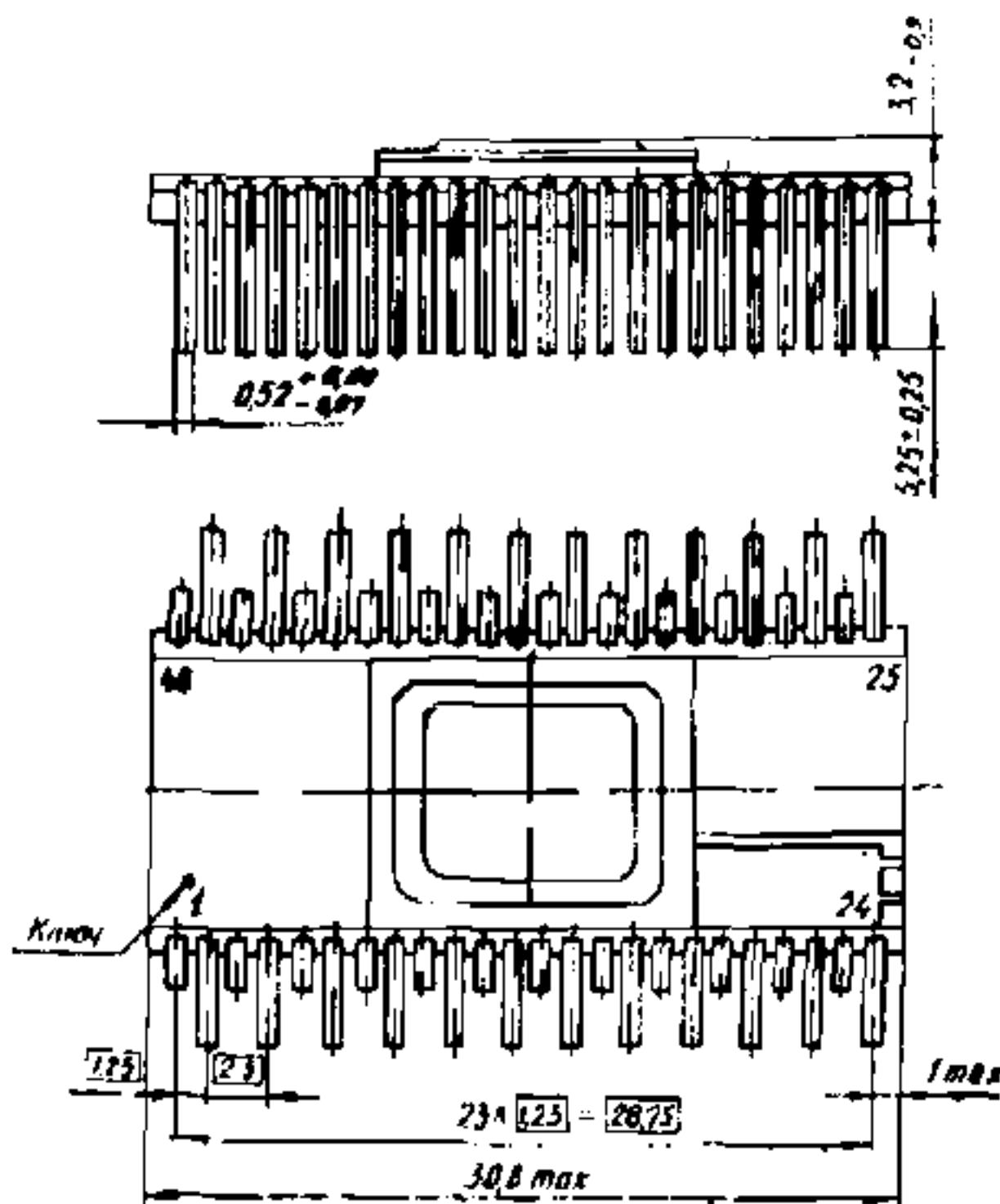
\* Соответствует напряжению закрытой шинны не более минус 1,96 В.

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ К1800

## Общие данные

#### ГАБАРИТНЫЙ ЧЕРТЕЖ

(корпус 2207 48-1)



Macca ne Dosee 5 r

Нумерация выводов показана условно.

## **ВНЕШНИЕ ВОЗДЕЙСТВУЮЩИЕ ФАКТОРЫ**

### Синусоидальная вибрация

#### **Механический удар одиночного действия:**

пиковое ударное ускорение, м/с<sup>2</sup> (g) . . . . . 1500 (150)  
длительность действия ударного ускорения, мс . . . . . 0,1-2,0

## МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ К1800

### Общие данные

Механический удар многократного действия:

пиковое ударное ускорение, м/с<sup>2</sup> (г) . . . . . 1500 (150)

длительность действия ударного ускорения,

мс . . . . . 1—5

Линейное ускорение, м/с<sup>2</sup> (г) . . . . . 5000 (500)

Пониженная рабочая температура среды, °С . . . . . минус 10

Повышенная рабочая температура среды, °С:

для К1800ВР1 . . . . . 70

для остальных микросхем . . . . . 75

Изменения температуры среды, °С:

для К1800ВР1 . . . . . от минус 10 до +70

для остальных микросхем . . . . . от минус 10 до +75

### НАДЕЖНОСТЬ

Минимальная наработка\*, ч . . . . . 50 000

Срок сохраняемости\*, лет . . . . . 10

### УКАЗАНИЯ ПО ПРИМЕНЕНИЮ И ЭКСПЛУАТАЦИИ

Микросхемы следует применять и эксплуатировать в соответствии с ГОСТ 18725—83 и требованиями, изложенными ниже.

Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки или паяльником.

Режим и условия монтажа в аппаратуре микросхем в различных типах корпусов — по ОСТ 11 073.063—76. Температура пайки не более 265°C. Время пайки не более 4 с. При применении микросхем, измерении электрических параметров и испытаниях в электрическом режиме необходимо обеспечить отвод тепла с помощью обдува воздушным потоком со скоростью (измеряемой у микросхемы) не менее 3 м/с или другими способами, обеспечивающими эквивалентный теплоотвод.

Импульсные сигналы на входы микросхем должны поступать по согласованным трактам.

Общая шина должна быть с низким импедансом.

К выводам микросхем «Питание» необходимо подключать развязывающие конденсаторы, емкость которых подбирается.

В сигнальных шинах (кроме сигналов синхронизации) разрешается время нарастания и спада фронтов в пределах от 2 до 100 нс.

\* В условиях в режимах, допускаемых ОТУ или ТУ.

# МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ К1800

## Общие данные

### ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ И РЕЖИМОВ ЭКСПЛУАТАЦИИ

Напряжение источника питания, В:

максимальное . . . . .	минус 4,94
минимальное . . . . .	минус 5,46

Опорное напряжение\*, В:

максимальное . . . . .	минус 1,9
минимальное . . . . .	минус 2,1

Входное напряжение высокого уровня, В:

максимальное . . . . .	минус 0,71
минимальное . . . . .	минус 1,105

Входное напряжение низкого уровня, В:

максимальное . . . . .	минус 1,475
минимальное . . . . .	минус 2,1

Время фронта нарастания и спада сигнала  
на входах синхронизации, нс:

максимальное . . . . .	10
минимальное . . . . .	2

Минимальная длительность входных сигналов синхронизации, нс . . . . .

5

\* Для микросхем К1808С1, К1808Т2, К1808У1, К1808РД1.