



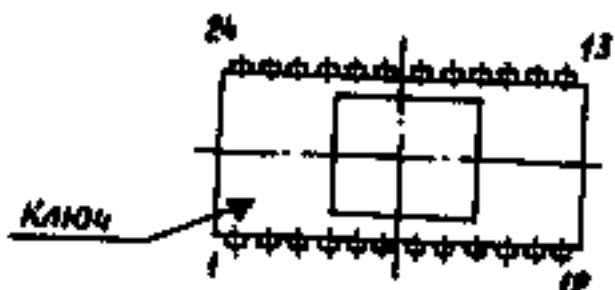
ЭТИКЕТКА

Микросхема интегральная 573РФ2 представляет собой постоянное запоминающее устройство с ультрафиолетовым стиранием и электрической записью информации.

Количество информационных слов 2 К. Количество разрядов в информационном слове 8.

Микросхемы предназначены для эксплуатации в соответствии с климатическим исполнением УХЛ и В по ГОСТ В 20.39.404-81 при условии их защиты лаковым покрытием в составе аппаратуры.

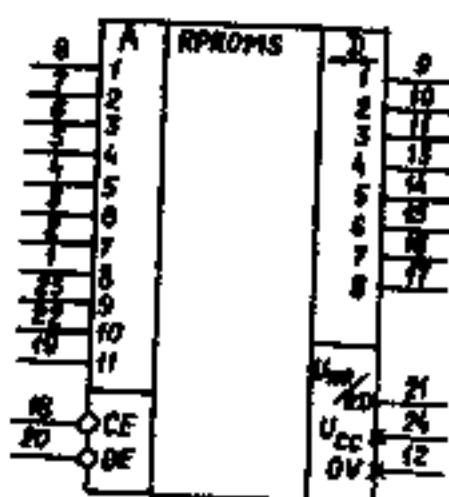
Схема расположения выводов



Масса не более 5 г.

Нумерация выводов показана условно.

УСЛОВНОЕ ГРАФИЧЕСКОЕ ИЗОБРАЖЕНИЕ



ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

Таблица I

Наименование параметра, единица измерения	Буквен- ное обозна- чение	Норма		Темпера- тура, °C
		не менее	не более	
Напряжение низкого уровня сигнала выходной информации, В	U_{DOL}	-	0,45	от -60 до +85
Напряжение высокого уровня сигнала выходной информации, В	U_{DOH}	2,4	-	от -60 до +85
Ток потребления в режиме считывания, мА	I_{CC}	-	80	25 ±10
		-	80	85
		-	110	-60
Ток сигнала запись-считывание в режиме считывания, мА	$I_{WR/RD}$	-	6	25 ±10
		-	6	85
		-	10	-60
Ток потребления в режиме хранения, мА	I_{CCS}	-	21	25 ±10
		-	21	85
		-	35	-60
Ток сигнала запись-считывание в режиме хранения, мА	$I_{WR/RDS}$	-	2	25 ±10
		-	2	85
		-	2	-60
Ток утечки на входах, мкА:				
вход адресный	I_{LI1}	-	10	от -60 до +85
выход-вход	I_{LI2}	-	10	
вход сигнала разрешения выхода	I_{LI3}	-	10	
вход сигнала разрешения обращения	I_{LI4}	-	10	
Время выборки адреса, мкс	$t_A(A)$	-	0,45	от -60 до +85
Время выборки разрешения обращения, мкс	$t_A(OB)$	-	0,45	от -60 до +85
Время выборки разрешения выхода, мкс	$t_A(OB)$	-	0,25	от -60 до +85
Время хранения информации при отключенном напряжении питания, ч	t_{SG1}	25000	-	от -60 до +85

Окончание табл. I

Наименование параметра, единица измерения	Буквен- ное обозна- чение	Норма		Темпера- тура, °C
		не менее	не более	
Время хранения информации при включенном напряжении питания, ч	t_{SG2}	25000	-	от -60 до +85
Входная емкость выводов, пФ:				
вход адресный	C_{I1}	-	8	от -60 до +85
выход-вход	C_{I2}	-	I2	
вход сигнала разрешения выхода	C_{I3}	-	8	
вход сигнала разрешения обращения	C_{I4}	-	8	
Количество циклов перепрограммирования, цикл	N_{CY}	I00	-	25 ± 10

ПРИМЕЧАНИЕ. Режимы измерения параметров приведены в табл. 2.

ЭЛЕКТРИЧЕСКИЕ РЕЖИМЫ ФУНКЦИОНАЛЬНЫХ СОСТОЯНИЙ МИКРОСХЕМ

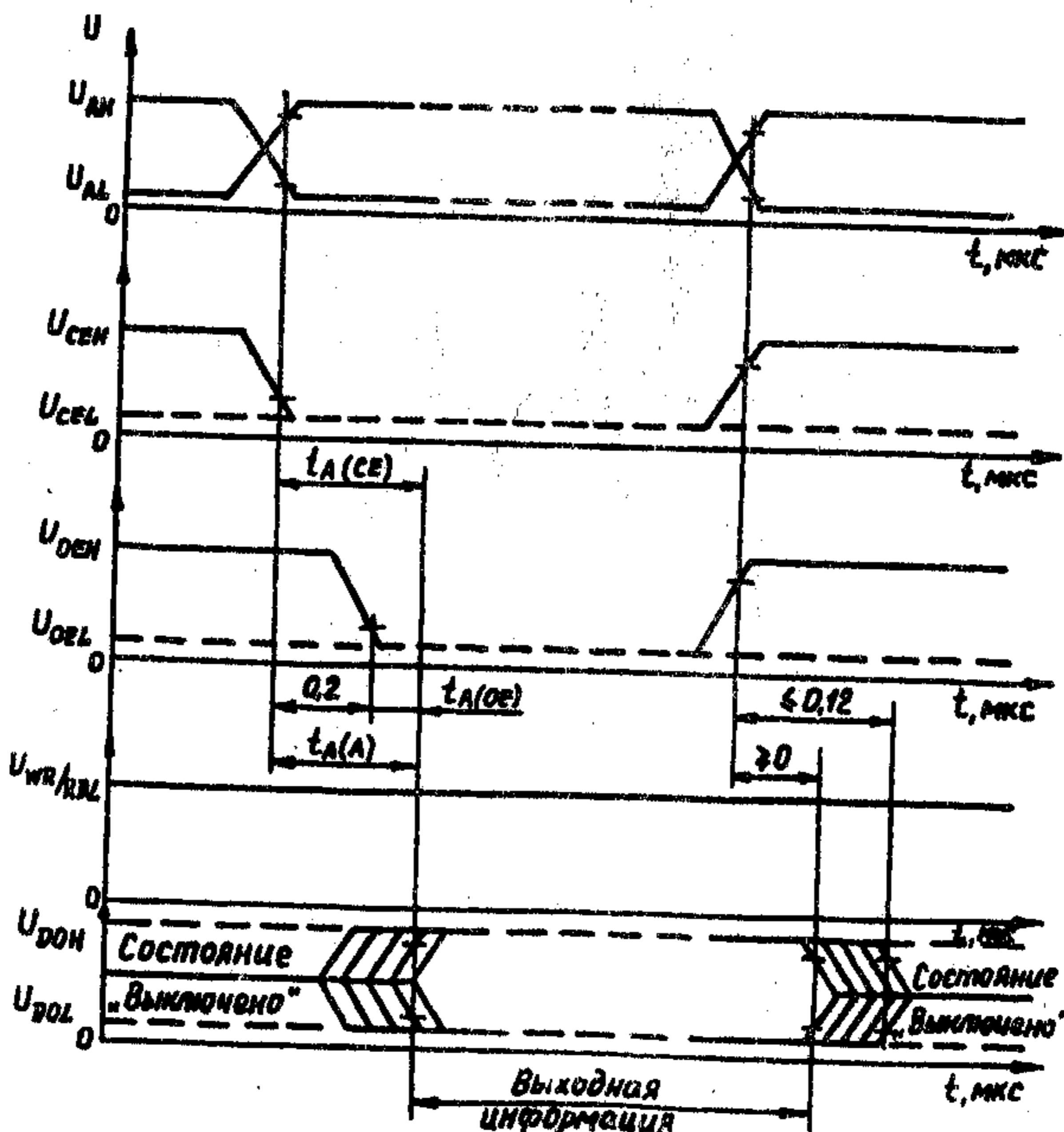
Таблица 2

Функциональное назначение, номер вывода микросхемы, направление на выводе		Вход адресный		Вход сигнала разрешения обработки информации		Выход сигнала записи-считывания		Выход-вход		Напряжение питания	
Функциональное состояние микросхемы		U _{AL} , U _{AH}	U _{CSEL}	U _{OEN}	U _{WR/RDL}	U _{DOL} , U _{DIN}	U _{CC} =5 В±10%			U _{CC} =5 В±10%	
Считывание информации	(8–I ₂₃ , 22, I ₁₉)	(I ₁₈)	(20)	(21)	(9–II ₁₇)	(I ₃ –I ₇)	(24)				
Назадор микросхемы											
Хранение информации (сохранение потребляемой мощности)											
Программирование (запись информации)		U _{AL} , U _{AH}	U _{CSEL}	U _{OEN}	U _{WR/RDL}	U _{DOL} , U _{DIN}	U _{CC} =5 В±5			U _{CC} =5 В±5	
Контроль после программирования											
Запрос информации (запись)		U _{AL} , U _{AH}	(инпульс)	U _{OEN}	U _{WR/RDL}	U _{DOL} , U _{DIN}	U _{CC} =5 В±5			U _{CC} =5 В±5	
Стирание информации											
Облучением кристалла микросхемы УФ-излучением λ ≤ 400 нм.											
Во время стирания температура корпуса микросхемы не должна превышать 85°C, а значение энергетической освещенности УФ-излучения в плоскости окна корпуса микросхемы должно быть не более 100 Вт/м ² .											

ПРИМЕЧАНИЯ К табл. 2:

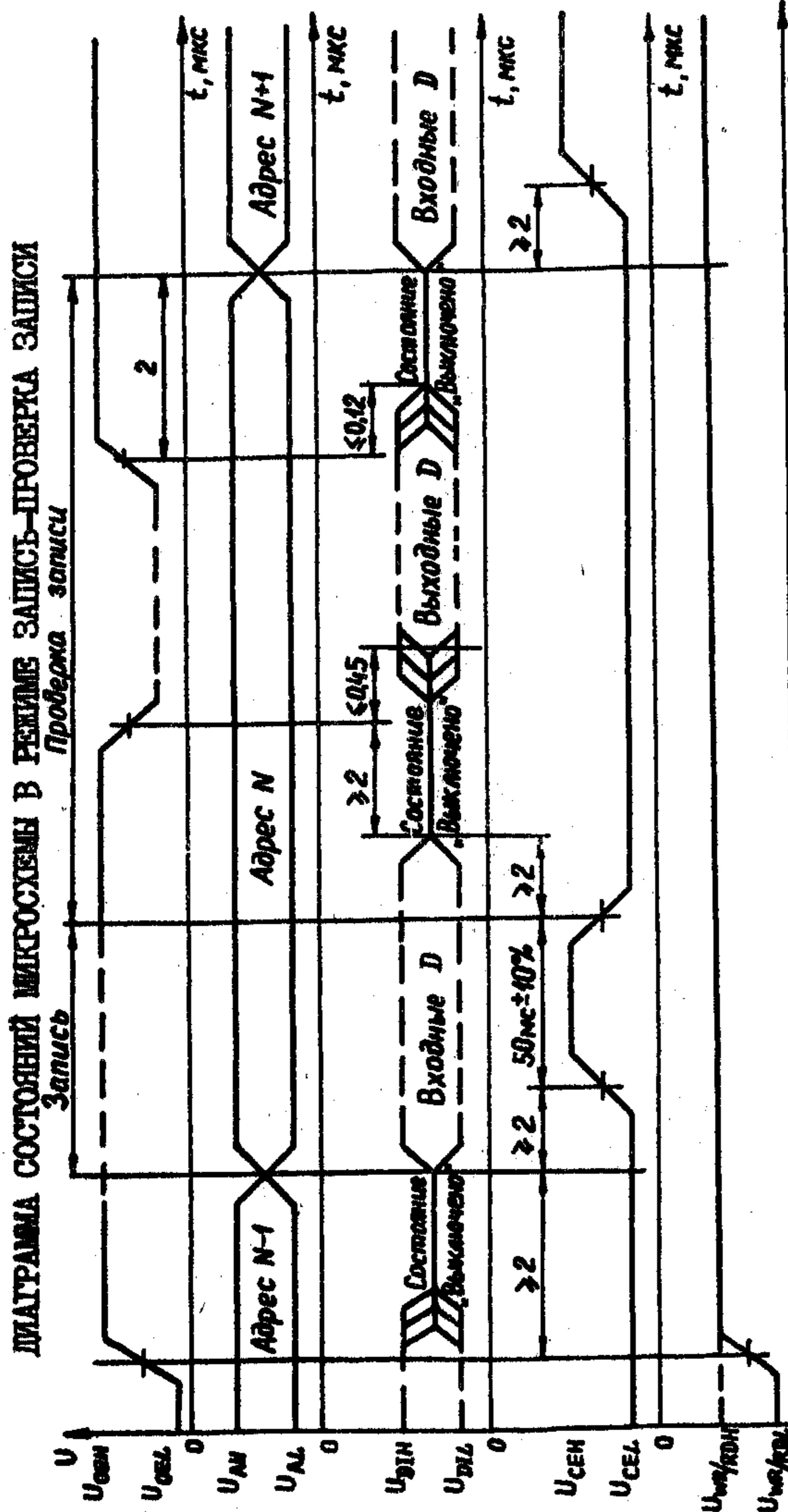
1. $U_{AL}=U_{CEL}=U_{OEL}=U_{DIL}=(0-0,4)$ В; $U_{AH}=U_{CEH}=U_{OEH}=U_{DH}=$
 $=(2,4-5,5)$ В при $I_{DOL} < 2,1$ мА; $U_{DOH} > 2,4$ В
 при $I_{DOH} \leq 0,4$ мА; $U_{WR/RDL}=(23,5-25,5)$ В; $U_{WR/RDL}=U_{CC}$.
2. Динамические параметры обеспечиваются при $C_L \leq 100$ пФ,
 при длительности фронта, среза импульсов сигналов не бо-
 лее 30 нс.
3. Временные диаграммы напряжений при считывании и при за-
 писи информации приведены на рис. I,2,3,4.
4. Напряжение помехи при измерениях и эксплуатации не более
 0,4 В.

ДИАГРАММА СОСТОЯНИЙ МИКРОСХЕМЫ В РЕЖИМЕ СЧИТЫВАНИЯ
ИНФОРМАЦИИ (ПРИ ЭКСПЛУАТАЦИИ)



- ПРИМЕЧАНИЯ: 1. Значения динамических параметров обеспечивают-
 ся при длительности фронта и среза импульса
 сигналов входной информации не более 30 нс.
2. Отсчет задержек импульсов проводится по уровню
 0,5 амплитуды сигнала.

Рис. I

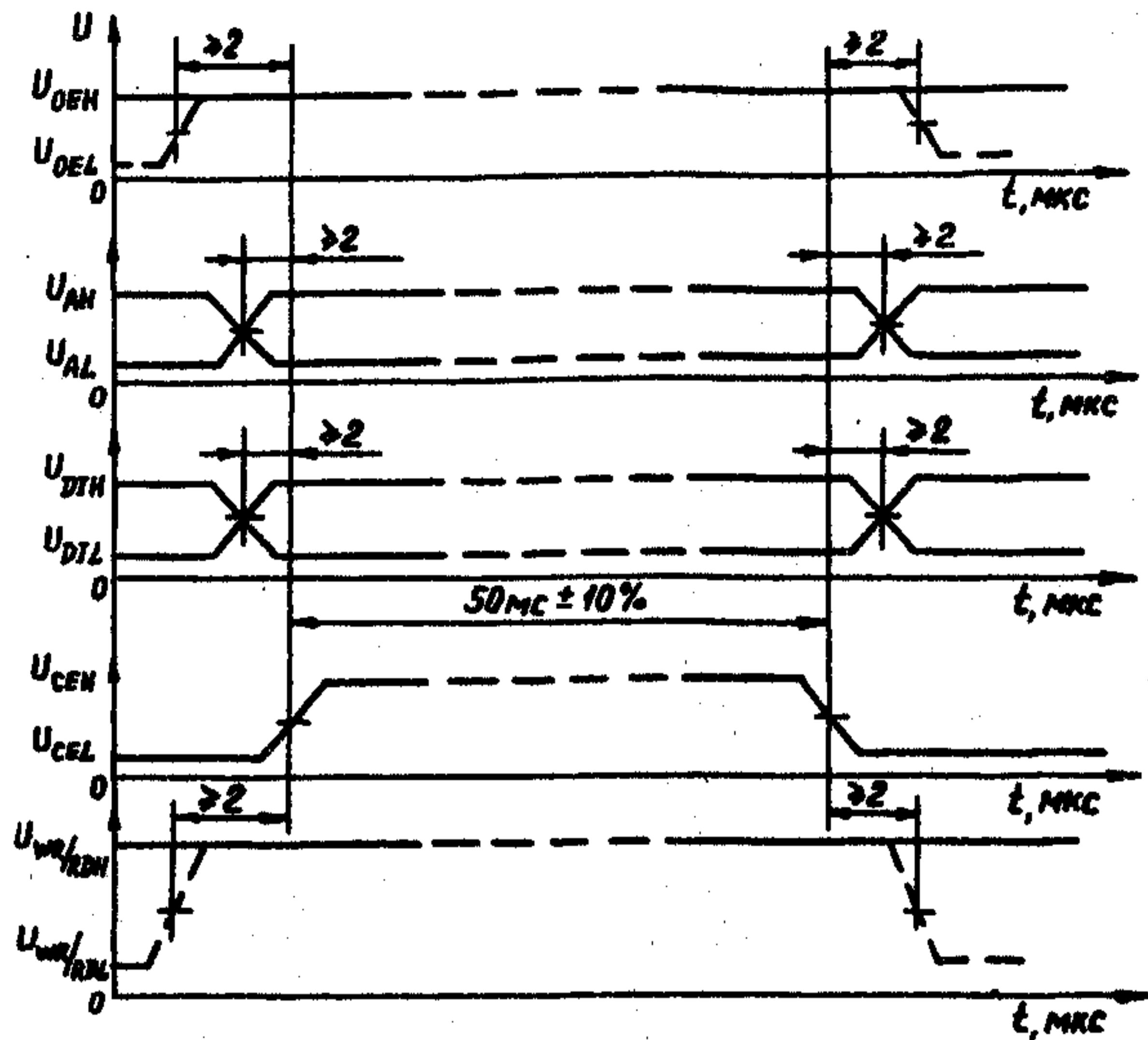


ПРИМЕЧАНИЯ:

1. Отсчет зазеркалья производится по уровню 0,5 миллиметров среза сплава.
2. Длительность фронта и среза импульсов U_{OE} , U_{CE} , U_A , U_{DI} в регистрах записи не более 200 нс, $U_{WR/BD}$ не менее 0,5 мкс.

Рис. 2

ДИАГРАММА СОСТОЯНИЙ МИКРОСХЕМЫ В РЕЖИМЕ ЗАПИСИ
ИНФОРМАЦИИ ОДНИМ ИМПУЛЬСОМ

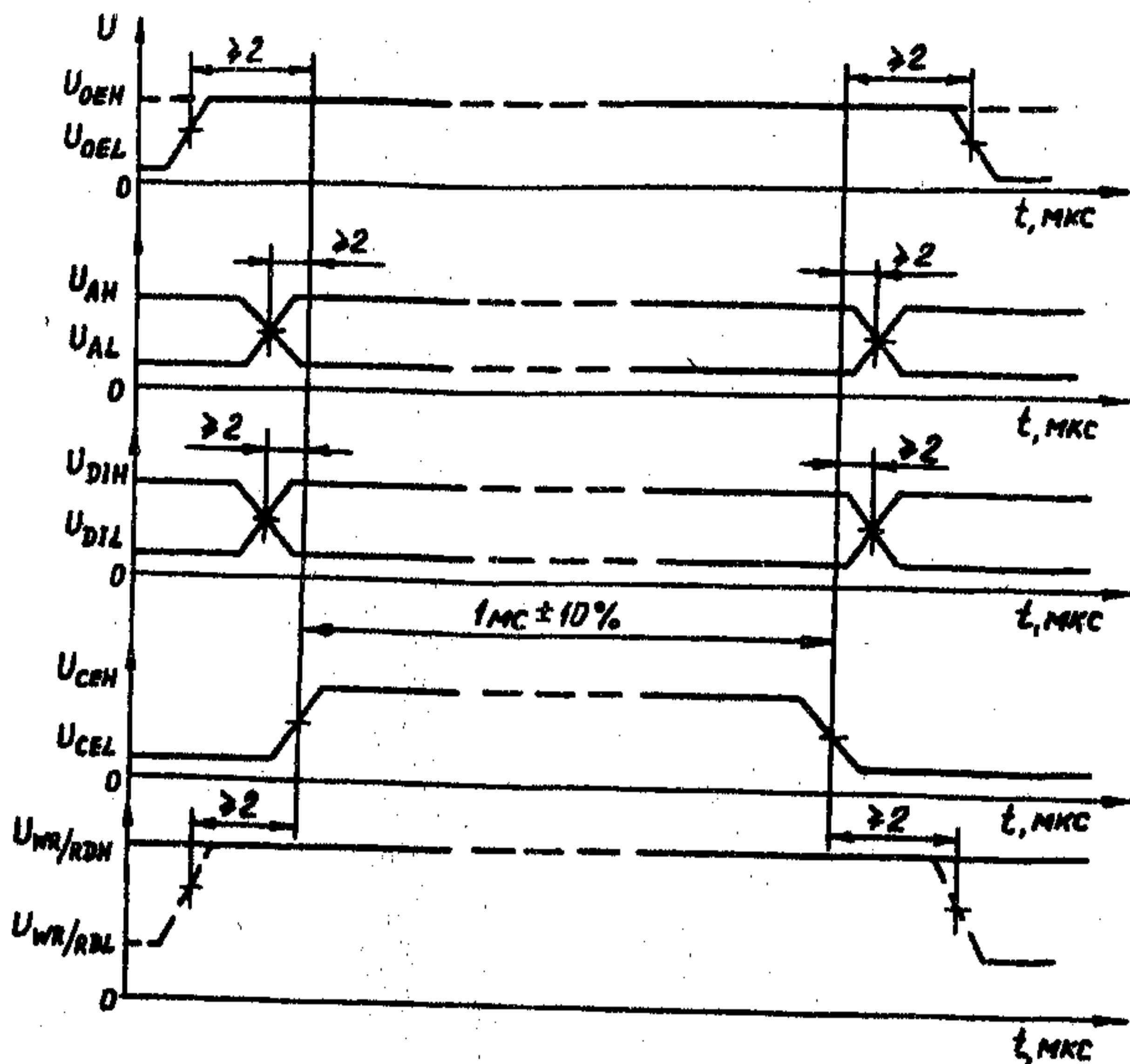


ПРИМЕЧАНИЯ: 1. Отсчет задержек импульсов проводится по уровню 0,5 амплитуды сигнала.

2. Длительность фронта и среза импульсов $U_{WRP/RD}$ должна быть не менее 0,5 мкс.

Рис. 3

ДИАГРАММА СОСТОЯНИЙ МИКРОСХЕМЫ В РЕЖИМЕ ЗАПИСИ
СЕРИЕЙ ИМПУЛЬСОВ



- ПРИМЕЧАНИЯ: 1. Отсчет интервалов времени между импульсами проводится по уровню 0,5 амплитуды сигнала.
2. Диаграмма соответствует одному импульсу записи. Количество импульсов в серии должно быть таким, чтобы суммарная длительность импульсов записи в каждый адрес была бы $t_{WR} = 48$ мс.

Рис. 4

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

Указания по применению и эксплуатации микросхем — по ОСТ В II 0398-87.

Допустимое значение статического потенциала 100 В.

Чувствительность микросхем к статическому электричеству обозначена треугольником (Δ), нанесенным на верхнюю поверхность корпуса.

При работе с микросхемами необходимо соблюдать меры по защите от воздействия статического электричества по ОСТ II 073.062-84:

1) закорачивающие приспособления, с которыми поступают микросхемы потребителю, должны сниматься с них только непосредственно перед измерением параметров и перед монтажом микросхем;

2) при хранении и транспортировании выводы микросхем должны быть закорочены;

3) производственному персоналу запрещается работать с микросхемами без заземляющего антистатического браслета, подключенного к заземленной шине через резистор, с сопротивлением $1 \text{ МОм} \pm 20\%$ посредством гибкого проводника с изоляцией;

4) рабочие места, рабочие части и поверхности оборудования, соприкосновение с которыми возможно при работе с микросхемами, должны быть изготовлены из материалов, исключающих накопление статического заряда;

5) рабочие столы, на которых выполняются операции с микросхемами, должны быть покрыты металлическими листами, заземленными через резистор, с сопротивлением $1 \text{ МОм} \pm 20\%$;

6) инструмент и оснастка, необходимые для работы с микросхемами и не имеющие питания от сети, должны подключаться к заземляющей шине через резистор с сопротивлением $1 \text{ МОм} \pm 20\%$ или находиться на заземленном таким образом металлическом листе;

7) при монтаже микросхем допускается пользоваться паяльником с незаземленным жалом, включенным через понижающий трансформатор, имеющий электростатический экран между обмотками с заземлением одного конца вторичной обмотки;

8) при монтаже или установке микросхем в колодки на платы, имеющие прямое соединение выводов микросхемы на выводе разъема платы, разъемы платы необходимо закорачивать между собой.

При транспортировании и хранении выводы микросхем должны быть закорочены между собой до момента установки в аппаратуру.

Установка и извлечение микросхем из контактирующих устройств не должны повреждать выводы и корпус микросхемы.

Выходы микросхемы могут находиться в трех состояниях:

1) состояние, при котором с выхода считывается низкий уровень сигнала выходной информации;

2) состояние, при котором с выхода считывается высокий уровень сигнала выходной информации;

3) состояние "Выключено" с высоким полным выходным сопротивлением (при высоком уровне сигнала на выводе "Вход сигнала раз-

решения выхода" U_{OKH} или (и) высоком уровне сигнала на выводе "Вход сигнала разрешения обращения" U_{OBN} .

Микросхемы поставляются подготовленные для программирования (записи) информации, при этом с выходов считывается напряжение высокого уровня.

Порядок подачи напряжения питания на микросхему:
включение источника питания U_{CC} необходимо проводить одновременно с включением источника напряжения $U_{\text{WR/KD}}$ или раньше, а выключение источника питания U_{CC} проводить либо одновременно, либо после выключения источника напряжения $U_{\text{WR/KD}}$.

Допускается производить корректировку ранее записанной в микросхему информации путем дополнительной записи в нужные адреса напряжения низкого уровня, а в остальные - в соответствии с ранее записанной информацией.

Программирование (запись) информации должно производиться при температуре окружающей среды $(25 \pm 10)^{\circ}\text{C}$. Рекомендуется программируемая (запись) информация проводить при $U_{\text{WR/KD}} = (24,0-24,5)$ В.

При записи информации допускается:

1) не снимать напряжение $U_{\text{WR/KD}}$ при проверке считываемой записываемой информации, диаграмма состояний микросхемы приведена на рис. 2;

2) не снимать напряжение $U_{\text{WR/KD}}$ с других микросхем устройства при записи информации в какую-либо микросхему устройства, при этом на выводы "Вход сигнала разрешения выхода" микросхем должно подаваться напряжение U_{OKH} , а на выводы "Вход сигнала разрешения обращения" - U_{OBN} . В этом случае выходы микросхемы находятся в состоянии "Выключено" с высоким полным выходным сопротивлением.

Во избежание случайного стирания хранимой информации, входное окно корпуса микросхемы при эксплуатации рекомендуется защищать от воздействия ультрафиолетового и видимого излучения.

Рекомендуется применять микросхемы с покрытием их радиозащитным лаком. При этом попадание его на входное окно микросхемы не допускается.

Все напряжения должны измеряться относительно общего - 12-го вывода микросхемы.

Пайка запрограммированных микросхем должна производиться при температуре корпуса не более 85°C .

При несоответствии напряжения иммоского уровня сигнала выходной информации необходимо повторить стирание информации.

В целях защиты корпуса микросхем от механических повреждений в процессе технологических испытаний и при транспортировке на один торец корпуса допускается нанесение защитного амортизирующего покрытия. В случае, если это покрытие создает трудности или неудобства при монтаже микросхем в аппаратуре, защитное покрытие легко удаляется острым предметом. При этом следует соблюдать ме-ры защиты микросхем от воздействия статического электричества.

Запись информации допускается проводить серией импульсов U_{CE} последовательно по одному импульсу в каждый адрес микросхемы (диаграмма состояний микросхемы приведена на рис. 4).

С целью повышения надежности необходимо обеспечить равномерное обращение по адресам микросхемы при считывании информации.

СОДЕРЖАНИЕ ДРАГОЦЕННЫХ МЕТАЛЛОВ В ОДНОЙ МИКРОСХЕМЕ:

золото - 0,033754 г, серебро - 0,0485636 г,

в том числе: золото - 0,00011219 г/мм на 24 выводах длиной $3,4 \pm 0,5$ мм.

СОДЕРЖАНИЕ ЦВЕТНЫХ МЕТАЛЛОВ В ОДНОЙ МИКРОСХЕМЕ:

Цветных металлов не содержится.

Сведения о приложении

Микросхемы 57ЭР02 соответствуют СКО 347, ~~и 202~~ ТУ.

Приняты по извещению № 100 от 10.10.90 (дата)

Место для штампа ОТК

ОТК

Место для штампа
представителя заказчика

Место для штампа "Перепроверка произведена" *
(дата)

Приняты по извещению № _____ от _____

Место для штампа ОТК

Место для штампа
представителя заказчика

