



Паспорт
на микросхемы
логическая схема
„И-НЕ/ИЛИ-НЕ“
2ЛБ042
ЩИЗ. 402. 006 П

СОДЕРЖИТ ДРАГ.
МЕТАЛЛ

УС ИЦ

Основные технические
характеристики микросхемы

1. Режим работы

Максимальная потребляемая мощность от источника питания 56 мВт

Напряжение питания $\pm 4,6 \pm 10\%$

2. Основные электрические параметры (при $T = 25 \pm 10^\circ\text{C}$):

а) Входного сигнала

амплитуда 2,5 В

длительность импульса 0,4-1,0 мксек

длительность фронтов $\leq 0,1$ мксек

частота контроля ≤ 500 кгц

полярность положительная

б) Выходного сигнала

на коллекторных выходах напряжение $\leq +0,66$; $\geq +3,3$ В

фронт спада $\leq 0,3$ мксек

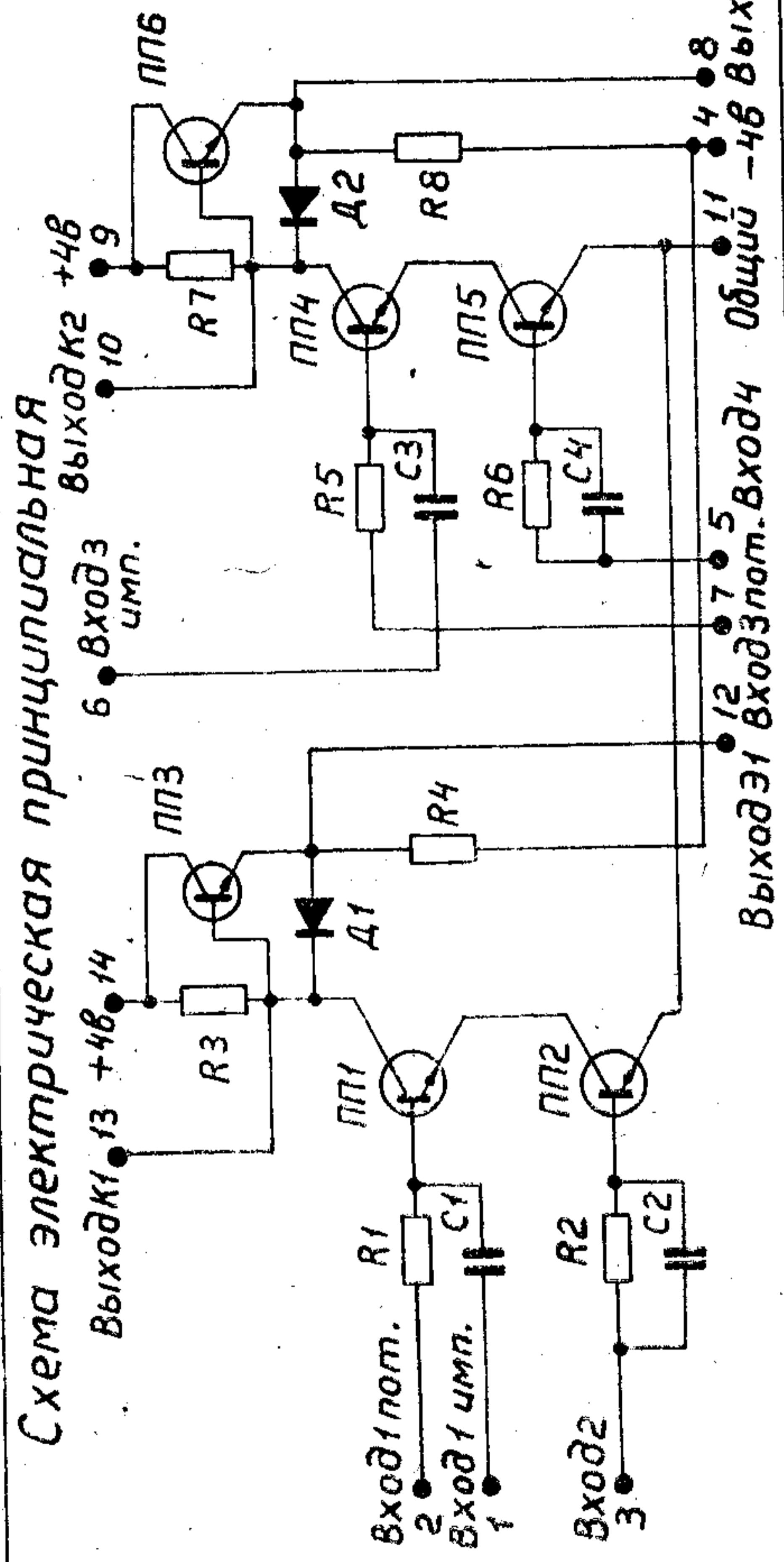
на выходах эмиттерных повторителей

напряжение $\leq -0,1$ В; $\geq +2,4$ В

фронт нарастания $\leq 0,15$ мксек

фронт спада $\leq 0,2$ мксек

Схема электрическая принципиальная



Вариант I д1, д2 - диодные матрицы типа 2Д910А или 2Д910Б щиз. 360.000 ТУ

$R_1 = R_2 = R_5 = R_6 = 3,5 \text{ к} \Omega \pm 10\%$

$R_4 = R_8 = 6,2 \text{ к} \Omega \pm 10\%$

$R_3 = R_7 = 1,3 \text{ к} \Omega \pm 10\%$

$C_1 = C_3 = 160 \text{ п} \Phi \pm 20\%$

$C_2 = C_4 = 82 \text{ п} \Phi \pm 20\%$

Вариант I ПП1, ПП4 - транзисторы типа 2Т31782 Ге3.365.002 ТУ

Вариант I ПП2, ПП3, ПП5, ПП6 - транзисторы типа 2Т31762 или 2Т31782 Ге3.365.002 ТУ

Вариант II д1, д2 - диодные матрицы типа 663В ТТЗ.362.122 ТУ

Вариант II ПП1, ПП4 - транзисторы кремниевые типа А510В ЖКЗ.365.212 ТУ

Вариант II ПП2, ПП3, ПП5, ПП6 - транзисторы кремниевые типа А510Б ЖКЗ.365.212 ТУ

Примечание. Вариант II обозначается треугольником цвета маркировки.

время задержки
фронта нарастания $\leq 0,1$ мксек
фронта спада $\leq 0,15$ мксек
2б. Указание содержания дра-
гоценных металлов: См. в
штампе „Содержит
драгметаллы.“

3. Рекомендации по уста- новке микросхем

При монтаже микросхе-
мы устанавливаются на
печатные платы вплот-
ную, крепление к печат-
ной плате в аппаратуре
может быть произведено
методом припайки к вы-
водам без какого-либо
механического крепления.
Микросхема ставится на
плату до упора, выводы от-
гибаются на контактные
площадки платы и опаива-
ются. При этом темпера-
тура пайки не должна
быть более 300°C , время
касания каждого вывода
микросхемы не должно пре-
вышать 3 сек. Интервал
между пайками соседних
выводов должен быть

не менее 3 сек.

4. Предельно-допустимые условия эксплуатации

Температура окружающе-
го воздуха от минус 60°C
до $+70^{\circ}\text{C}$.

Относительная влажность
воздуха (30 суток) 98 %
при $T = +40^{\circ}\text{C}$.

Атмосферное давление
от 5 мм рт.ст. до Зата.

Вибрация с ускорением
до 40g в диапазоне частот
 $5 - 5000$ Гц.

Многократные удары с
ускорением до 150g.

Одиночные удары с уско-
рением до 1000g.

Линейные (центробежные)
ускорения до 150g.

5. Время гарантийной
наработки 10000 час

6. Срок хранения 12 лет

7. Гарантия предприятия-
изготовителя

Предприятие-изготови-
тель гарантирует соот-
ветствие всех поставляе-
мых микросхем требова-
ниям ОТУ и ЧТУ и произво-

дит безвозмездную поставку новых микросхем или возмещает стоимость микросхем (согласно действующим прейскурантам, если в течение установленного срока хранения или времени гарантийной наработки будет установлено, что микросхемы не удовлетворяют соответствующим требованиям ОТЧ и ЧТУ при соблюдении потребитеlem режимов эксплуатации и правил хранения, а также указаний и рекомендаций по применению и эксплуатации микросхем. Кроме того, поставщик несет материальную ответственность путем уплаты штрафа в размере 15% стоимости этих микросхем и возмещения транспортных расходов по их пересылке.

Гарантия исчисляется со дня приемки их ОТК или

представителем заказчика

“ 19 г.

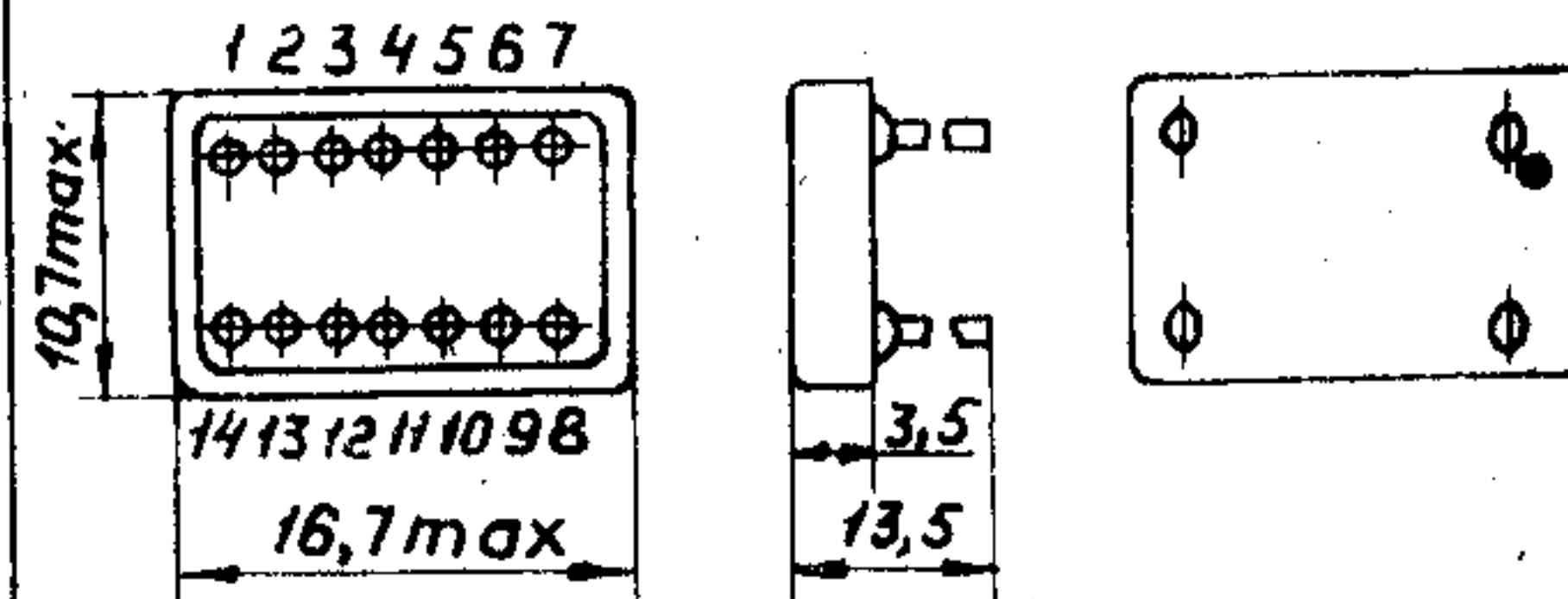
Представитель отк **ОТК 561**

“ **25** “ **Ч** 1973г. **(штамп)**

Представитель

заказчика **27** “ **Ч** 1973г. **(штамп)**

Габаритный чертеж



Вес микросхемы не более 1,1г.