

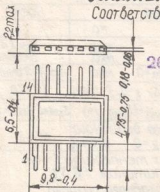


Интегральные микросхемы
типов ИУТ 981А, Б
"МНОГОФУНКЦИОНАЛЬНЫЙ
УСИЛИТЕЛЬ ОБЩЕГО НАЗНАЧЕНИЯ"

Соответствуют частным техническим условиям

0.348.002ТУ

26,8327МГ-ЭП.999,9



Габаритные размеры
вес не более 0,8г

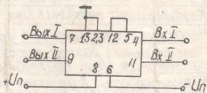
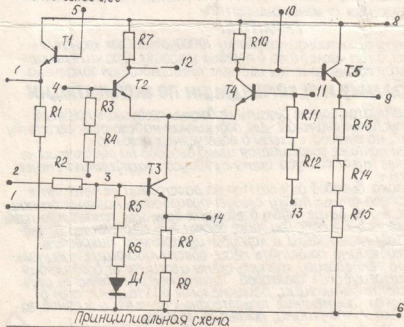


Схема включения



Принципиальная схема

При печати паспортов товарный знак предприятия
изготовителя находится в левом верхнем углу
лицевой стороны.

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ

а) Основные электрические параметры при температуре окружающей среды $20 \pm 5^\circ\text{C}$ и номинальном напряжении питания

Параметр, режим, единица измерения	Норма
Ток потребления $I_{\text{п}}$ при $U_{\text{вх}}=0$	ма $\leq 4,5$
Входной ток $I_{\text{вхI}}$ $I_{\text{вхII}}$ при $U_{\text{вх}}=0$	мка мка для $A=8$ для $B=15$
Разность входных токов $\Delta I_{\text{вх}}$ при $U_{\text{вх}}=0$	мка для $A=2$ для $B=3$
Коэффициент передачи K при $U_{\text{вхI}}=0,76; U_{\text{вхII}}=0, f=10\text{кГц}$	30 ± 60
Напряжение смещения нуля $U_{\text{см}}$; $U_{\text{вхI}}=U_{\text{вхII}}$	мв для $A=5$ для $B=10$
Максимальный размах неискаженного выходного напряжения $U_{\text{вых}}$ при $f=10\text{кГц}, U_{\text{вхII}}=0$	в(амп) $\geq 3,5$

б) Режим работы: Диапазон рабочих температур: от -15 до $+125^\circ\text{C}$. Напряжение питания $\pm 6,3$ в

Предельно-допустимые параметры входного сигнала:
 $U_{\text{вх}} = \pm 4$ в (при $I_{\text{вх}} \leq 2$ ма), $U_{\text{вх}}$ синфазного сигнала $= \pm 2,5$ в
 Максимально-допустимое отклонение питающего напряжения от номинального $\pm 10\%$.

ГАРАНТИИ

Время гарантийной наработки - 10000 часов. Срок хранения - 12 лет, в том числе 3 года в полевых условиях. Гарантия исчисляется со дня приемки изделия представителем заказчика.

УКАЗАНИЯ И РЕКОМЕНДАЦИИ ПО ЭКСПЛУАТАЦИИ

1. Эксплуатационные режимы не должны превышать предельно-допустимых значений. Для повышения надежности рекомендуется использовать схемы в облегченных режимах.
2. При монтаже разрешается изгиб выводов на расстоянии не менее 1мм от корпуса схемы с радиусом закругления не менее 0,4мм
3. Пайка выводов допускается на расстоянии не менее 1мм от корпуса схемы. Пайку следует производить паяльником мощностью не выше 40вт в течение не более 3сек температура паяльника не выше 265°C . При пайке должен быть обеспечен теплоотвод между местом пайки и корпусом интегральной микросхемы.
4. Необходимо принимать меры, обеспечивающие минимальную температуру корпуса схемы и защиту от воздействия климатических факторов. Такими мерами являются улучшение вентиляции, рациональное размещение схем в блоках, применение теплоотводных панелей и экранов, заливка компонентами, покрытие лаками

Представитель заказчика

Ред 1-72

ОТК

