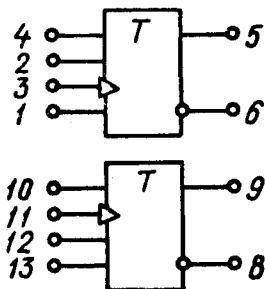


ФУНКЦИОНАЛЬНАЯ СХЕМА



- | | |
|------------------------|-------------------------|
| 1 — вход установки «0» | 8 — выход 4 |
| 2 — вход D | 9 — выход 3 |
| 3 — вход синхронизации | 10 — вход установки «1» |
| 4 — вход установки «1» | 11 — вход синхронизации |
| 5 — выход 1 | 12 — вход D |
| 6 — выход 2 | 13 — вход установки «0» |
| 7 — общий | 14 — +5 В |

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $20 \pm 5^\circ \text{C}$)

Напряжение источника питания	+5 В $\pm 5\%$
Потребляемая мощность	не более 160 мВт
Входной ток логического «0» по входам:	
D и установки «1»	не более 1,6 мА
синхронизации и установки «0»	не более 3,2 мА
Входной ток логической «1» Δ по входам:	
D	не более 0,04 мА
синхронизации и установки «1»	не более 0,08 мА
установки «0»	не более 0,12 мА
Ток входного пробивного напряжения	не более 1 мА
Напряжение на антизвонном диоде для микросхем	
1TK552	минус 1,5 В
Выходное напряжение логического «0» Δ	не более 0,4 В
Выходное напряжение логической «1» Δ	не менее 2,4 В
Ток короткого замыкания	от 18 до 55 мА
Время задержки включения	не более 40 нс
Время задержки выключения	не более 25 нс
Частота деления	не более 10 МГц
Нагрузочная способность	10

Δ Параметр надежности в течение минимальной наработки и срока сохраняемости.

ПРИНЦИПИАЛЬНАЯ СХЕМА

