

МИКРОСХЕМА 101КТ1А, 101КТ1Б, 101КТ1В, 101КТ1Г

ЭТИКЕТКА

Полупроводниковые интегральные микросхемы

101КТ1А, 101КТ1Б, 101КТ1В, 101КТ1Г

Основное назначение: последовательный интегральный прерыватель

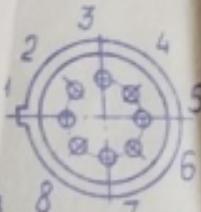
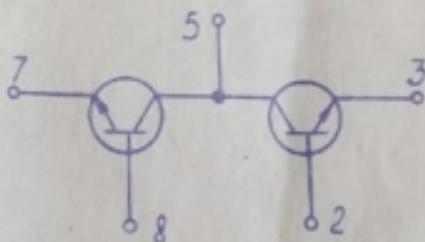


Схема электрическая
принципиальная



| № выводов | Назначение |
|-----------|------------|
| 1 | — |
| 2 | база 1 |
| 3 | эмиттер 1 |
| 4 | — |
| 5 | коллектор |
| 6 | — |
| 7 | эмиттер 2 |
| 8 | база 2 |

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ ПРИ ПОСТАВКЕ

| Наименование параметра | типономинал | норма | |
|---|--|------------------|--------------------------|
| | | не менее | не более |
| напряжение между эмиттерами U_0 , мкВ при $I_{Упр.}(J_{B1}+J_{B2}) = 2 \text{ мА}$ | 101КТ1А 101КТ1Б 101КТ1В 101КТ1Г | — — — — | 50 150 50 150 |
| ток стоки между эмиттерами $J_{Э1Э2}$ мкА при $U_{КОМ}(U_{Э1Э2}) = \pm 6,38$ В $ U_{КОМ} (U_{Э1Э2}) = \pm 38$ | 101КТ1А 101КТ1Б 101КТ1В 101КТ1Г | — — — — | 10 10 10 10 |
| сопротивление в открытом состоянии R_o , Ом при $I_{Упр.}(J_{B1}+J_{B2}) = 100 \mu\text{А}$ $ J_{КОМ} (U_{Э1Э2}) = 100 \mu\text{А}$ | 101КТ1А 101КТ1Б 101КТ1В 101КТ1Г | — — — — | 100 100 100 100 |

ПРЕДЕЛЬНЫЕ ЗНАЧЕНИЯ ДОПУСТИМЫХ ЭЛЕКТРИЧЕСКИХ
РЕЖИМОВ ЭКСПЛУАТАЦИИ

| Наименование параметров режима | Типономи- кал | Нормы | |
|---|--|------------------|--|
| | | не менее | не более |
| Обратное напряжение коллектор-база, в | 101К71A 101К71B 101К71B 101К71Г | — — — — | 3,5 3,5 3,5 3,5 |
| Обратное напряжение эмиттер-база, в | 101К71A 101К71B 101К71B 101К71Г | — — — — | 6,5 6,5 3,5 3,5 |
| Обратный ток переходов эмиттер-база, мА при $U_{\text{об.обр}} = 6,58$ | 101К71A 101К71B 101К71B 101К71Г | — — — — | 10 10 10 10 |
| $U_{\text{об.обр}} = 3,58$ | | | |
| Обратный ток переходов коллектор-базы мА при $U_{\text{об.обр}} = 3,58$ | 101К71A 101К71B 101К71B 101К71Г | — — — — | 10 10 10 10 |
| Управляющий ток, мА | 101К71A- -101К71Г | — — | 10 10 |
| Ток коллектора, мА | 101К71A- -101К71Г | — — | 10 10 |
| Коммутируемый ток, мА | 101К71A- -101К71Г | — — | 10 10 |
| Коммутируемое напряжение, в | 101К71A 101К71B 101К71B 101К71Г | — — — — | $\pm 6,3$ $\pm 6,3$ $\pm 3,0$ $\pm 3,0$ |

Диапазон рабочей температуры от минус 60°C до плюс 85°C.

Содержание драгоценных металлов.

В 1000 шт. изделий

Золото - 26.0262 г

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

При монтаже микросхем должны быть приняты меры, исключающие изгиб выводов более 3 раз под углом 90°С и обеспечивающие неподвижность вывода между основанием и местом изгиба. Радиус изгиба вывода должен быть равен $1 + 0,5$ мм. Расстояние от корпуса до центра окружности изгиба выводов должно быть не менее 2 мм. Крепление микросхем к печатной плате производить методом пайки выводов. Установку микросхем на плату в аппаратуре производить с зазором не более 3,5 мм. При установке микросхем необходимо использовать прокладки из электроизоляционного материала с последующим дополнительным креплением (лаками, kleями).

Пайку выводов следует производить с применением мер, исключающих повреждение микросхем из-за перегрева и механических усилий. При пайке температура не должна превышать 265°С, а время воздействия этой температуры на микросхемы - 3 с. При пайке рекомендуется применять припой ПОС-61 (ГОСТ 1499-70) и флюс ФКСп по НЮ.054.063.

Не допускается применение микросхем в предельно-допустимых режимах. Запрещается подведение каких-либо электрических сигналов (в том числе шин "питание" и "земля") к выводам микросхем, не используемым согласно принципиальной электрической схеме.

При ремонте аппаратуры замену микросхем необходимо производить только при отключенных источниках питания.

После монтажа микросхемы должны быть защищены лаками (например ЛР-231 или Э-4100). Количество слоев покрытия 2-3.

Микросхема 191КТ1Б соответствует техническим условиям 3.365.003 ТУ и признана годной для эксплуатации

Дата выпуска Август 1977 г.

Место для штампа
ОТК

Место для штампа
представителя заказчика

20.07.71

Технические условия 3.365.003 ТУ

